
カメラ I/F 付き
LCD コントローラ IC
KS-LTWV-CI

ハードウェアマニュアル

2013 年 11 月初版
2015 年 6 月第 2 版



(注意) 上記写真のシルク印刷は合成です。事実とは多少異なる場合があります。

● はじめに ●

この度は、カメラ I/F 付き LCD コントローラ IC (KS-LTWV-CI) 及びタッチパネルコントローラ IC(KS-R8TPC 又は KS-R10TPC)をお買い上げ頂きまして誠にありがとうございます。本マニュアルにて製品の概要をまとめさせていただきました。どうか本マニュアルを熟読され、効率の良い開発にお役立て下さい。

● 重要なお知らせ ●

1. 本製品および本文書は、何らの通知無しに変更される場合があります。本製品をご使用になる前に、最新のカatalog、マニュアルなどを当方インターネット経由で取得して下さい。
2. 本製品は、直接に生命に関わる装置、原子力施設、航空機、交通機器、各種安全装置など製品の故障が直接に人の死亡、傷害、または重大な物理的もしくは環境上の損害を引き起こすようなシステム機器または装置に使用するために設計されたものではありません。本製品をこのようなシステム機器または装置に使用されることによる危険および損害は製品を使用されるお客様にご負担頂きます。
3. お客様が製品を誤った、または不当な方法で使用または操作された結果の損害につきましては、当方は一切責任を負いません。
4. 本文書に記載されている使用例は、単に本製品の機能を説明したものに過ぎません。当方は、本文書に記載されている例に基づいた使用により生じるかもしれない一切のクレーム、事故、その他一切の不利益に関して、何らの責任も負いません。

目次

1.	LCD コントローラ IC とタッチパネル	
	コントローラの構成	5 ページ
2.	製品の特長、概要	5 ページ
3.	システムの構成図	7 ページ
4.	端子（参考回路集）	8 ページ
5.	電気的特性（DC,AC）、	
	アクセスタイミング仕様	19 ページ
6.	アドレスマップ	25 ページ
7.	表示画面について	28 ページ
8.	画面のドット構成	32 ページ
9.	表示データについて	33 ページ
10.	カメラモジュール表示機能について	36 ページ
11.	描画機能について	40 ページ
12.	画像データ転送機能について	43 ページ
13.	セルフリフレッシュ機能について	48 ページ
14.	省電力機能	49 ページ
15.	レジスタについて	50 ページ
16.	外形寸法	84 ページ
17.	設計上の注意	85 ページ
18.	取り扱い上の注意	86 ページ
19.	使用環境に関する注意	90 ページ
20.	実装方法について	92 ページ

付録1. カメラモジュールレジスタ設定値

93 ページ

付録2. 参考回路図

1. LCD コントローラ IC とタッチパネルコントローラの構成

1) KS-LTWV-CI (LCD コントローラ IC)

KS-LTWV-CI はデンシトロン社製「LMTM070WVGNLH シリーズ」をはじめ、台湾 SGD 社製の「GVTW70SPA H シリーズ」など LVDS の WVGA TFT 液晶に広範囲に適用可能です。

2) KS-R8TPC 又は KS-R10TPC (タッチパネルコントローラ)

KS-R8TPC は 2 チャンネル 8bitA/D 変換付き CPU デバイス (メーカー: ルネサス、型式: R5F211B4SP) です。

KS-R10TPC は 2 チャンネル 10bitA/D 変換付き CPU デバイス (メーカー: ルネサス、型式: R5F211B4SP) です。

(本 CPU のメーカー及び品番は、ピン互換品へ予告無く変更する場合があります。)

以上、2つのセットをお使い頂くことで、液晶の表示とタッチパネルのコントロールを実現します。又、LCD コントローラ IC のみでも表示可能となっています。

2. 製品の特長、概要

KS-LTWV-CI は、組込システム専用開発した LCD コントローラで、以下の特長を備えています。

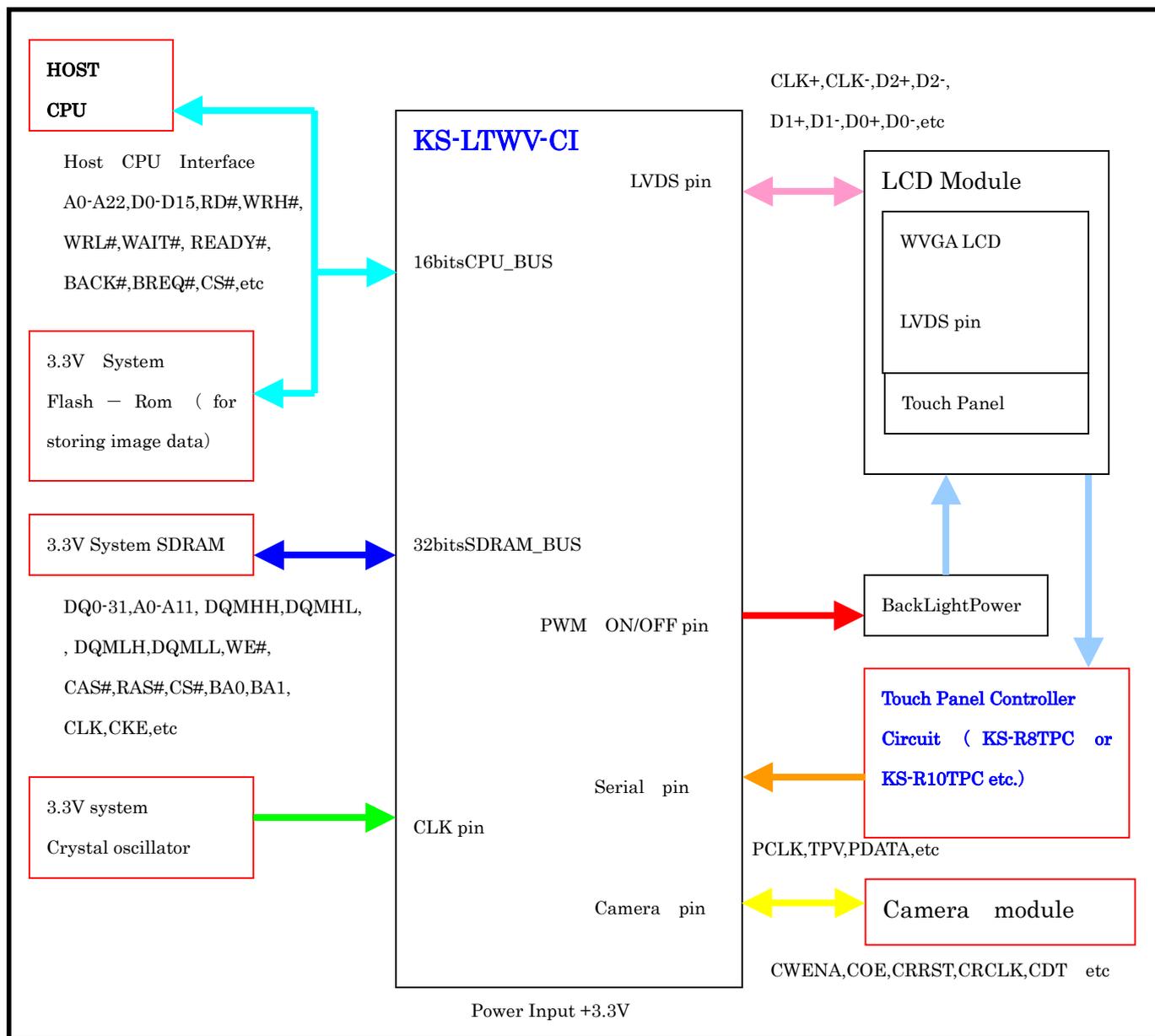
- 1) CMOS カメラモジュールから取り込んだ画像を表示できます。
- 2) CMOS カメラモジュール I/F は、(株)日昇テクノロジー社製 CMOS カメラモジュール OV7670+FIFO カメラモジュールに対応しています。
- 3) WVGA TFT カラー液晶 (インターフェースは LVDS) 対応です。LCD コントローラ内部に LVDS インターフェースが内蔵されています。LVDS の信号距離は 2m を保障しています。
- 4) フレームバッファメモリは SDR SDRAM 対応で、2M×16bit×4bank の SDR SDRAM を 2 個使用した場合、1024×1024 ドット×8 エリア×2 (SDRAM 2 個搭載) の広大なエリアから表示範囲 800×480 ドットを任意に選択可能です。
- 5) メイン画面上に、サブ画面を任意サイズ・位置に表示可能です。
- 6) フレームバッファメモリのデータを読み込むことが出来ます。
- 7) 色表現は 4096 色中 64 色モード (パレット方式) × 2 ページ、65536 色モード × 1 ページの 2 タイプが可能です。
- 8) 1 エリア辺りの画面を 1 ページにすることで 65536 色の表示ができます。(その他点

減などの機能制限は有ります)。

- 9) 2画面重ね合わせ表示が可能です (4096色中64色モードのみ)。
- 10) CPUバスにフラッシュROMを搭載すれば短時間の動画も出せます。
- 11) Tiny アクセラレータ機能により、直線や矩形の塗り潰しが高速に描画できます。
- 12) ドット単位での自動点滅表示機能が有りますからCPUの負担が軽減します。
- 13) マイコンの知識だけで簡単に設計できます。LCDの知識は不要です。
- 14) マイコンは日立製H8マイコンやSHマイコンとベストマッチします。(3.3Vマイコンとインターフェース可能です)
- 15) タッチパネルデータが10ビット版のタッチパネルコントローラ(KS-R10TPC)との接続にも対応しています。
- 16) フラッシュメモリから画像データをフレームバッファメモリ(SDRAM)に書き込むとき、レジスタで指定された色を書き込まないことができます。
- 17) SDRAMをセルフリフレッシュ状態にすることができます。
- 18) 省電力機能により、消費電力を抑えることができます。

3. システムの構成図

KS-LTWV-CI の概略構成を下図に示します。SDR SDRAM をお客様に準備して頂くだけで LCD コントローラが完成します。また、大容量のフラッシュメモリを準備して頂くことにより、LCD コントローラが自動的にデータを読み出し、画像を表示することもできます。

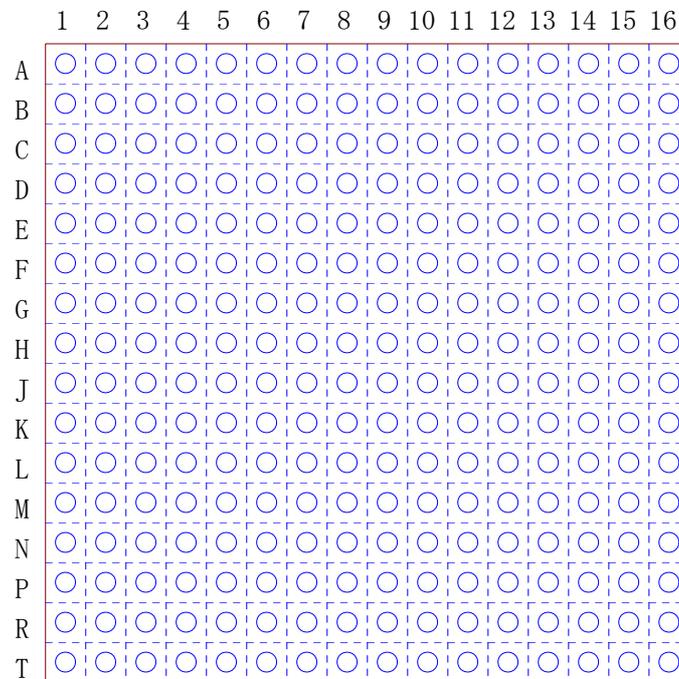


注意 1 青色の部分が LCD コントローラ IC とタッチパネルコントローラです。

注意 2 タッチパネルコントローラ (KS-R8TPC 又は KS-R10TPC) 回路部はタッチパネルが不要な場合は削除可能です。

4. 端子 (参考回路集)

図) 端子配置図 (上面透視図)



下記の表に KS-LTWV-CI のピンアサイン（ピン番号と信号名の一覧）を掲載します。

本マニュアルに於いて、参考回路も公開しておりますのでご参照下さい。（但し、本回路は動作を保証するものではありません。パターン等の諸条件によって動作しない場合があることは予めご了承ください。）

表 1) KS-LTWV-CI

Pin No	Pin Name	I/O	Type	PULLMODE	Interface
A1	VCC	—	電源	—	+3.3V
A2	NC	—	—	—	未接続
A3	MDQ18	I/O	LVC MOS33 4mA 駆動	UP	SDR SDRAM データバス
A4	MDQ2				
A5	MDQ30				
A6	TDI	I	LVC MOS33	UP	コンフィグ用信号 4.7k プルアップ
A7	TCK			—	コンフィグ用信号 4.7k プルダウン
A8	SPARE	—	未使用	DOWN	未接続
A9	SPARE				2.2k プルアップ
A10	TCLK—	O	LVDS25	NONE	LCD へ
A11	TC+				
A12	TA—				
A13	INITN	I/O	LVC MOS33 8mA 駆動	UP	4.7k プルアップ
A14	SPARE	—	未使用	DOWN	未接続
A15	SPARE	—	未使用	DOWN	未接続
A16	VCC	—	電源	—	+3.3V
B1	OSCCLK	O	LVC MOS33 4mA 駆動	DOWN	未接続
B2	GND	—	電源	—	0V
B3	MDQ29	I/O	LVC MOS33 4mA 駆動	UP	SDR SDRAM データバス
B4	MDQ13				
B5	MDQ1				
B6	MDQ16				
B7	MDQ0				
B8	TMS	I	LVC MOS33	UP	コンフィグ用信号 4.7k プルアップ
B9	TCLK+	O	LVDS25	NONE	LCD へ
B10	PROGRAMN	I	LVC MOS33	UP	4.7k プルアップ
B11	TA+	O	LVDS25	NONE	LCD へ
B12	TB—				
B13	SPARE	—	未使用	DOWN	未接続
B14	SPARE				
B15	GND	—	電源	—	0V
B16	SPARE	—	未使用	DOWN	未接続
C1	MDQ3	I/O	LVC MOS33 4mA 駆動	UP	SDR SDRAM データバス
C2	MDQ12				
C3	GND	—	電源	—	0V
C4	MDQ17	I/O	LVC MOS33 4mA 駆動	UP	SDR SDRAM データバス
C5	MDQ14				
C6	TDO	O	LVC MOS33 8mA 駆動	UP	コンフィグ用信号 4.7k プルアップ
C7	MDQ15	I/O	LVC MOS33 4mA 駆動	UP	SDR SDRAM データバス
C8	SPARE	—	未使用	DOWN	未接続
C9	SPARE				2.2k プルアップ
C10	JTAGENB	I	LVC MOS33	DOWN	未接続

C11	TC-	O	LVDS25	NONE	LCD へ
C12	TB+				
C13	DONE	I/O	LVC MOS33 8mA 駆動	UP	4.7k プルアップ
C14	GND	-	電源	-	0V
C15	RST#	I	LVC MOS33	NONE	リセット回路
C16	SPARE	-	未使用	DOWN	未接続
D1	MDQ11	I/O	LVC MOS33 4mA 駆動	UP	SDR SDRAM データバス
D2	MDQ19				
D3	MDQ28				
D4	GND	-	電源	-	0V
D5	VCCIO0	-	電源	-	+3.3V
D6	MDQ31	I/O	LVC MOS33 4mA 駆動	UP	SDR SDRAM データバス
D7	R/L	O	LVC MOS33 4mA 駆動	NONE	LCD へ
D8	SPARE	-	未使用	DOWN	未接続
D9	SPARE				
D10	SPARE				
D11	SPARE				
D12	VCCIO0	-	電源	-	+3.3V
D13	GND	-	電源	-	0V
D14	SPARE	-	未使用	DOWN	未接続
D15	SPARE				
D16	CLK	I	LVC MOS33	NONE	クロック等
E1	MDQ20	I/O	LVC MOS33 4mA 駆動	UP	SDR SDRAM データバス
E2	MDQ27				
E3	MDQ4				
E4	VCCIO5	-	電源	-	+3.3V
E5	GND	-	電源	-	0V
E6	SPARE	-	未使用	DOWN	未接続
E7	U/D	O	LVC MOS33 4mA 駆動	NONE	LCD へ
E8	SPARE	-	未使用	DOWN	未接続
E9	SPARE				
E10	SPARE				
E11	SPARE				
E12	GND	-	電源	-	0V
E13	VCCIO1	-	電源	-	+3.3V
E14	CDT0	I	LVC MOS33	UP	カメラモジュールへ
E15	CDT1				
E16	CDT2				
F1	MDQ21	I/O	LVC MOS33 4mA 駆動	UP	SDR SDRAM データバス
F2	MDQ26				
F3	MDQ5				
F4	MDQ10				
F5	SPARE	-	未使用	DOWN	未接続
F6	GND	-	電源	-	0V
F7	SPARE	-	未使用	DOWN	未接続
F8	SPARE				
F9	SPARE				
F10	SPARE				
F11	GND	-	電源	-	0V
F12	CDT3	I	LVC MOS33	UP	カメラモジュールへ
F13	CDT4				
F14	CDT5				
F15	CDT6				
F16	CDT7				
G1	MDQ8	I/O	LVC MOS33	UP	

G2	MDQ22		4mA 駆動		SDR SDRAM データバス
G3	MDQ25				
G4	MDQ6				
G5	MDQ9				
G6	SPARE	—	未使用	DOWN	未接続
G7	VCC				+3.3V
G8	VCCIO0	—	電源	—	
G9	VCCIO0				
G10	VCC				
G11	SPARE	—	未使用	DOWN	未接続
G12	CRCLK				カメラモジュールへ
G13	COE#	O	LVC MOS33 4mA 駆動	NONE	
G14	CRRST#				
G15	CWENA				
G16	CVSYNC#	I	LVC MOS33	UP	
H1	MDQMLH	O	LVC MOS33 4mA 駆動	NONE	SDR SDRAM 制御信号
H2	MDQMLL				
H3	MDQ23	I/O	LVC MOS33 4mA 駆動	UP	SDR SDRAM データバス
H4	MDQ24				
H5	MDQ7				
H6	SPARE	—	未使用	DOWN	未接続
H7	VCCIO4	—	電源	—	+3.3V
H8	GND	—	電源	—	0V
H9	GND				
H10	VCCIO1	—	電源	—	+3.3V
H11	SPARE				未接続
H12	SPARE	—	未使用	DOWN	
H13	SPARE				
H14	SPARE				
H15	SDA	I/O	LVC MOS33 4mA 駆動	NONE	カメラモジュールへ
H16	SCL				カメラモジュールへ 1k プルアップ
J1	MCLK				SDR SDRAM 制御信号
J2	MCAS#	O	LVC MOS33 4mA 駆動	NONE	
J3	MWE#				
J4	MDQMHH				
J5	MDQMHL				
J6	SPARE	—	未使用	DOWN	未接続
J7	VCCIO4	—	電源	—	+3.3V
J8	GND	—	電源	—	0V
J9	GND				
J10	VCCIO1	—	電源	—	+3.3V
J11	SPARE				未接続
J12	SPARE	—	未使用	DOWN	
J13	SPARE				
J14	SPARE				
J15	BLEN	O	LVC MOS33 4mA 駆動	NONE	バックライト部へ
J16	PWM				
K1	MA11	O	LVC MOS33 4mA 駆動	NONE	SDR SDRAM アドレスバス
K2	MCS#				SDR SDRAM 制御信号
K3	MRAS#	O	LVC MOS33 4mA 駆動	NONE	
K4	MCKE				
K5	SPARE	—	未使用	DOWN	未接続
K6	SPARE				
K7	VCC				+3.3V
K8	VCCIO2	—	電源	—	
K9	VCCIO2				
K10	VCC				
K11	SPARE			DOWN	

K12	SPARE	—			未接続
K13	SPARE				
K14	TPV				
K15	PDATA	I	LVC MOS33	UP	KS-R8TPC へ
K16	PCLK				
L1	MA10				
L2	MA8				
L3	MBA1	O	LVC MOS33 4mA 駆動	NONE	SDR SDRAM アドレスバス
L4	MA9				
L5	MBA0				
L6	GND	—	電源	—	0V
L7	SPARE				
L8	SPARE	—	未使用	DOWN	未接続
L9	SPARE				
L10	SPARE				
L11	GND	—	電源	—	0V
L12	SPARE	—	未使用	DOWN	未接続
L13	SPARE				
L14	VNDF#	O	LVC MOS33 4mA 駆動	NONE	CPU の IRQ 割り込み端子へ
L15	INTOUT#				
L16	D0	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンデータバス
M1	MA6				
M2	MA0	O	LVC MOS33 4mA 駆動	NONE	SDR SDRAM アドレスバス
M3	MA7				
M4	VCCIO3	—	電源	—	+3.3V
M5	GND	—	電源	—	0V
M6	A16(*1)				
M7	A11(*1)				
M8	A6(*1)	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンアドレスバス
M9	A1(*1)				
M10	WRH#	I	LVC MOS33	UP	汎用マイコン
M11	SPARE	—	未使用	DOWN	未接続
M12	GND	—	電源	—	0V
M13	VCCIO1	—	電源	—	+3.3V
M14	D1				
M15	D2	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンデータバス
M16	D3				
N1	MA2				
N2	MA5	O	LVC MOS33 4mA 駆動	NONE	SDR SDRAM アドレスバス
N3	MA1				
N4	GND	—	電源	—	0V
N5	VCCIO2	—	電源	—	+3.3V
N6	A17(*1)				
N7	A12(*1)				
N8	A7(*1)	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンアドレスバス
N9	A2(*1)				
N10	RD#(*1)	I/O	LVC MOS33 4mA 駆動	UP	汎用マイコン
N11	BACK#	I	LVC MOS33	UP	汎用マイコン
N12	VCCIO2	—	電源	—	+3.3V
N13	GND	—	電源	—	0V
N14	D4				
N15	D5	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンデータバス
N16	D6				
P1	MA3				
P2	MA4	O	LVC MOS33 4mA 駆動	NONE	SDR SDRAM アドレスバス
P3	GND	—	電源	—	0V
P4	A21(*1)	I/O	LVC MOS33	NONE	

P5	A19(*1)		4mA 駆動		汎用マイコンアドレスバス
P6	SPARE	—	未使用	DOWN	未接続
P7	A13(*1)	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンアドレスバス
P8	A8(*1)				
P9	A3(*1)				
P10	FROMCS2# (*1)	O	LVC MOS33 4mA 駆動	UP	FROM 用チップセレクト信号 (トライステート出力)
P11	READY#	O	LVC MOS33 8mA 駆動	NONE	汎用マイコン (トライステート出力)
P12	D15	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンデータバス
P13	SPARE	—	未使用	DOWN	2.2k プルアップ
P14	GND	—	電源	—	0V
P15	D7	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンデータバス
P16	D8				
R1	A0(*1)	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンアドレスバス
R2	GND	—	電源	—	0V
R3	FA23	O	LVC MOS33 4mA 駆動	NONE	FROM 用アドレス信号
R4	A22(*1)	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンアドレスバス
R5	SPARE	—	未使用	DOWN	未接続
R6	A18(*1)	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンアドレスバス
R7	A14(*1)				
R8	A9(*1)				
R9	A4(*1)				
R10	FROMCS# (*1)	O	LVC MOS33 4mA 駆動	UP	FROM 用チップセレクト信号 (トライステート出力)
R11	WAIT#	O	LVC MOS33 8mA 駆動	NONE	汎用マイコン (トライステート出力)
R12	SPARE	—	未使用	DOWN	未接続
R13	D13	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンデータバス
R14	D11				
R15	GND	—	電源	—	0V
R16	D9	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンデータバス
T1	VCC	—	電源	—	+3.3V
T2	FA25	O	LVC MOS33 4mA 駆動	NONE	FROM 用アドレス信号
T3	FA24				
T4	FA22				
T5	A20(*1)	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンアドレスバス
T6	SPARE	—	未使用	DOWN	2.2k プルアップ
T7	A15(*1)	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンアドレスバス
T8	A10(*1)				
T9	A5(*1)				
T10	CS#	I	LVC MOS33	UP	汎用マイコン
T11	WRL#				
T12	BREQ#	O	LVC MOS33 4mA 駆動	NONE	汎用マイコン
T13	D14	I/O	LVC MOS33 4mA 駆動	NONE	汎用マイコンデータバス
T14	D12				
T15	D10				
T16	VCC	—	電源	—	+3.3V

注意事項

(*1)これらのポートは画像データ転送動作中の場合と、画像データ転送停止中の場合（通常状態）によって、以下の状態となります。

- ・ 画像データ転送動作中の場合
 - A22~A0 . . . 出力
 - FROMCS# . . . 出力
 - FROMCS2# . . . 出力
 - RD# . . . 出力
- ・ 画像データ転送停止中の場合（通常状態）
 - A22~A0 . . . 入力
 - FROMCS# . . . ハイインピーダンス
 - FROMCS2# . . . ハイインピーダンス
 - RD# . . . 入力

・電源を投入してから、LCD コントローラ内部のコンフィギュレーションが完了するまでの間（2~3msec）、通常 I/O ピンは、プルダウン状態です。外部でプルアップした場合、抵抗値によって、中間電位になります。外部でプルアップされる場合、2.2kΩでプルアップしてください。

【参考回路集】

(1) LCD コントローラ IC 周辺の参考回路図

付録 2. KS-LTWV-CI 参考回路図を御参照下さい。

(接続及び注意事項)

- 水晶モジュールについて

付録 2. KS-LTWV-CI 参考回路図のカメラモジュール、LED バックライト電源及びタッチパネルコントローラ インターフェース部を御参照ください。

水晶モジュールは EPSON の SG8002 を掲載していますが、周波数が 33MHz の任意のものを御使用下さい。

- CPU バスについて

付録 2. KS-LTWV-CI 参考回路図の CPU バス及び画像用フラッシュメモリ インターフェース部を御参照ください。

日立製 H8 マイコンや SH-2 マイコン又は SH-3,4 プロセッサ等と接続してください。

アドレスバスは CPU から A22~A0 を LCD コントローラの A22~A0 端子に接続して下さい。

H8 マイコン、SH-2 マイコン、SH-3 プロセッサを御使用の場合は、LCD コントローラからの WAIT#信号を CPU の WAIT#端子入力に接続してください。WAIT#信号は 2.2k の抵抗で必ずプルアップしてください。SH-4 プロセッサを御使用される場合は、LCD コントローラからの READY#信号を CPU の RDY#端子入力に接続してください。READY#信号は 4.7k~10k の抵抗で必ずプルダウンしてください。

画像用 FROM を搭載し、LCD コントローラの画像データ転送機能を御使用になる場合、LCD コントローラが画像用 FROM にアクセス致しますので、CPU バスを解放する必要があります。その場合、LCD コントローラの BREQ#信号と BACK#信号を CPU の BREQ#端子と BACK#端子に接続してください。画像データ転送時、CPU バスの一部の信号において、入出力方向を切り替えています。入出力方向の切り替えタイミングに関しましては、「5. 電気特性 (DC, AC) アクセスタイミング仕様」を御参照下さい。

- ・ リセット信号について

付録 2. KS-LTWV-CI 参考回路図のカメラモジュール、LED バックライト電源及びタッチパネルコントローラ インターフェース部を御参照ください。

本 LCD コントローラには RESET# 入力端子があります。ACTIVE LOW で内部の回路がリセットされます。CPU 等で使用しているリセット信号を接続してください。また、リセット信号ラインにノイズ等が乗った場合、誤ってリセットされる可能性がありますので、RESET# 入力端子の近くに容量が 104 程度のコンデンサを実装してください。

- ・ SDR SDRAM との接続について

付録 2. KS-LTWV-CI 参考回路図の SDRAM 部を御参照ください。

パソコンの接続方法に注意し、Vcc の近辺へ配置して下さい。

パターン長は LCD コントローラとの距離が 10cm 以上にならないようにして下さい。なるべく、ビアの個数を少なく配線し、等長配線をして頂くことをお勧めします。

SDR SDRAM は 6nS 以下のものをご利用下さい (ISSI 社の IS42S16800E-6TLI 等)。

本 LCD コントローラと SDR SDRAM 2 個を接続した場合、フレームバッファメモリ領域が 2 バッファ仕様となります (詳細は、「6. アドレスマップ」を御参照ください)。1 バッファ仕様で使用される場合は、下位側 (MD15~MD0) 側のみに SDR SDRAM を接続してください。MD31 から MD16 は LCD コントローラ内でプルアップしていますので、オープンで構いません。

- ・ 画像用 FROM との接続について

付録 2. KS-LTWV-CI 参考回路図の CPU バス及び画像用フラッシュメモリ インターフェースを御参照ください。

SPANSION 製フラッシュメモリ S29GL01GS10TFI01 との接続例です。

フラッシュメモリは 100nsec 以下の物を御使用下さい。

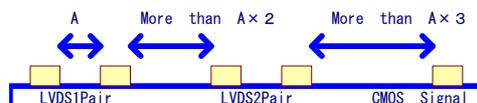
- 液晶との接続について

付録 2. KS-LTWV-CI 参考回路図の LCD インターフェース部を御参照ください。

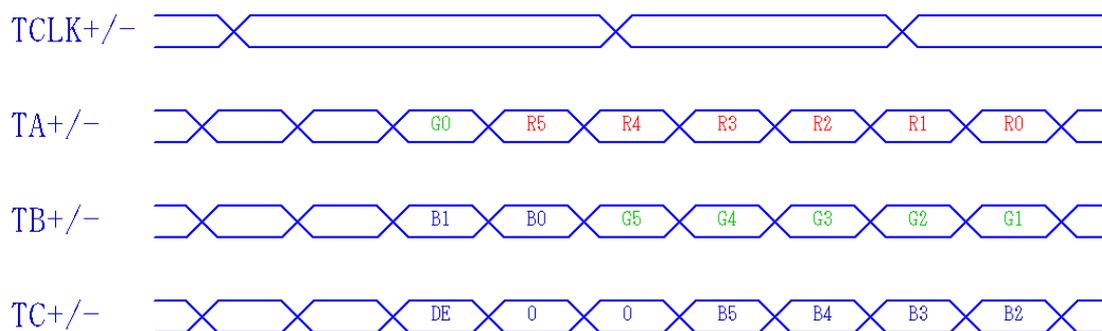
デンシトロン社製 WVGA-TFT 液晶 LMTM070WVGNLH シリーズ (7 インチ)、SGD 社製 WVGA-TFT 液晶 GVTW70SPAH シリーズ (7 インチ) を接続する場合の参考回路図です。

LVDS のパターン配線は、以下の点について、なるべく注意して行って下さい。

- LCD コントローラからコネクタ間はビアの個数を少なく配線
- 差動ペアの片側に 1 個ビアを設けた場合、もう片方の信号ラインにビアを設け、同じ状態にする。
- LCD コントローラからコネクタ間は等長配線
- LCD コントローラからコネクタ間はできるだけ短く
- LVDS 信号下の内層 GND パターンに分割スリットはいれない
- 差動ペア間の配線間隔 A は最小
- 各ペア間の配線間隔は $A \times 2$ 以上
- LVDS と CMOS 又は TTL 配線の間隔は $A \times 3$ 以上



LVDS の信号出力データ信号マップは下図のようになっています。



- ・ カメラモジュールとの接続について

付録 2. KS-LTWV-CI 参考回路図のカメラモジュール、LED バックライト電源及びタッチパネルコントローラ インターフェース部を御参照ください。

日昇テクノロジー製 CMOS カメラモジュール OV7670+FIFO モジュールとの接続図です。

カメラモジュールを使用されない場合、CSDA 信号のみプルアップしてください。他の信号はオープンで構いません。

- ・ LED バックライト回路について

付録 2. KS-LTWV-CI 参考回路図のカメラモジュール、LED バックライト電源及びタッチパネルコントローラ インターフェース部を御参照ください。

弊社製 LED バックライト電源 KSLBC-4 (D3) (別売り) との接続例です。

この LED バックライト電源は、デンシトロン社製 WGA-TFT 液晶 LMTM070WVGNLH シリーズ (7 インチ)、SGD 社製 WGA-TFT 液晶 GVTW70SPAH シリーズ (7 インチ) に御使用頂けます。

EN 信号がオープンの時、バックライトは ON 状態となります。LCD コントローラから出力しています BLEN 信号をオープンコレクタ又はデジトラに接続する事により、バックライトの ON/OFF が制御できます。

バックライトの明るさを PWM 信号で調光する事が出来ます。PWM 周波数及び ON 幅はレジスタにより設定可能です。設定方法は「15. レジスタについて」を御参照ください。

LED バックライト電源の PWM 入力仕様に関しましては、LED バックライト電源の仕様書を御参照下さい。

- ・ タッチパネルコントローラ (KS-R8TPC 又は KS-R10TPC) との接続について

付録 2. KS-LTWV-CI 参考回路図のカメラモジュール、LED バックライト電源及びタッチパネルコントローラ インターフェース部を御参照ください。

KS-R8TPC 又は KS-R10TPC が直接接続可能です。詳細は「タッチパネルコントローラ IC KS-R8TPC ハードウェアマニュアル」又は「タッチパネルコントローラ IC KS-R10TPC ハードウェアマニュアル」を御参照下さい。

LCD コントローラのみでご使用の場合は、制御信号 (PCLK、PDATA、TPV の 3 本) をオープン状態でご使用下さい。

- ・ パソコンの配置について

パソコンの配置にはとくに注意して頂き、LSI の VCC ピンへ出来るだけ近づけて下さい。

5. 電気的特性 (DC,AC)、アクセスタイミング仕様

● 最大定格

項目	記号	定格	単位
電源電圧	V _{CC}	-0.5~3.75	V
出力電源電圧	V _{CC} IO	-0.5~3.75	V
トライステート I/O に加えられる電圧		-0.5~3.75	V
専用入力に加えられる電圧		-0.5~3.75	V
保存温度 (周囲)	T _{STG}	-55~+125	°C
ジャンクション温度	T _J	-40~+125	°C

● 推奨動作条件

項目	記号	最小	通常	最大	単位	備考
コア電源電圧	V _{CC}	2.375	—	3.465	V	
I/O ドライバ電源電圧	V _{CCIO}	3.135	3.3	3.465	V	
ジャンクション温度	T _{JIND}	-40	—	100	°C	
動作周囲温度	T _{aIND}	-20	—	60	°C	

本 LCD コントローラは内部にコア電源が内蔵されているタイプを使用しています。
従いまして、3.3V 単一で動作できます。

● シングルエンド IO DC 規格 (推奨動作条件において)

項目	記号	最小	最大	単位
入力 Hi 電圧	V_{IH}	2.0	3.6	V
入力 Low 電圧	V_{IL}	-0.3	0.8	V
出力 Hi 電圧	V_{OH}	V_{CCIO} -0.4	—	V
出力 Low 電圧	V_{OL}	—	0.4	V

● LVDS 差動 IO DC 規格 (推奨動作条件において)

項目	記号	テスト条件	最小	定格	最大	単位
VOP 又は VOM の出力 High 電圧	V_{OH}	$RT=100\Omega$	—	1.375	—	V
VOP 又は VOM の出力 Low 電圧	V_{OL}	$RT=100\Omega$	0.90	1.025	—	V
出力差動電圧	V_{OD}	$(V_{OP}-V_{OM})$ $RT=100\Omega$	250	350	450	mV
High と Low 間の V_{OD} の変化	ΔV_{OD}		—	—	50	mV
出力電圧オフセット	V_{OS}	$(V_{OP}+V_{OM})/2$ $RT=100\Omega$	1.125	1.20	1.395	V
H と L 間の V_{OS} の変化	ΔV_{OS}		—	—	50	mV
出力短絡電流	I_{OSD}	$V_{OD}=0V$ 、ドライバ出力をショート	—	—	24	mA

● 内部プルアップ、プルダウン抵抗値

項目	最小	最大	単位
内部プルアップ	10	115.5	k Ω
内部プルダウン	10	115.5	k Ω

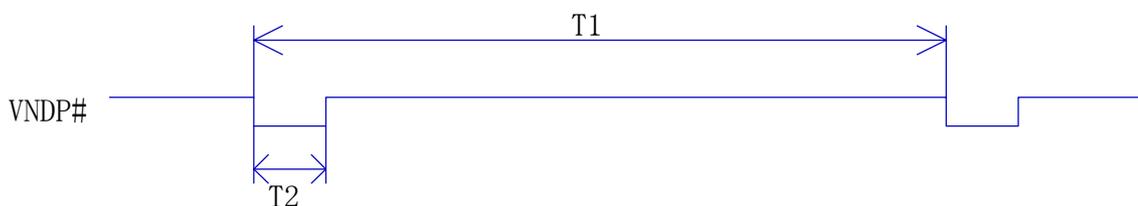
● 消費電流及び電力概算

電源	電圧[V]	動作条件	概算消費電流[A]		概算消費電力 [W]	
			通常	最大	通常	最大
Vcc+VCCIO	3.3	通常	0.173	0.245	0.57	0.807
		OSCHのみ無効	0.172	0.243	0.566	0.802
		LVDS出力のみ無効	0.153	0.218	0.504	0.718
		OSCH+LVDS出力無効	0.152	0.216	0.5	0.713

● リフレッシュレート

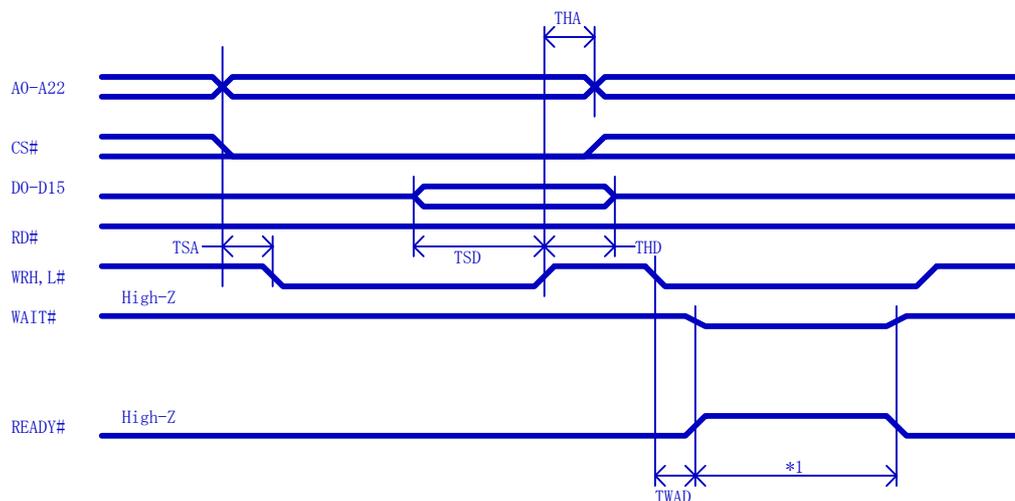
項目	記号	通常	単位
リフレッシュレート		61	Hz

● VNDP#信号



項目	記号	通常	単位
垂直周期	T1	16.39	msec
垂直非表示期間	T2	1.4	msec

2) LCD コントローラマイコンインターフェース部書き込みサイクル

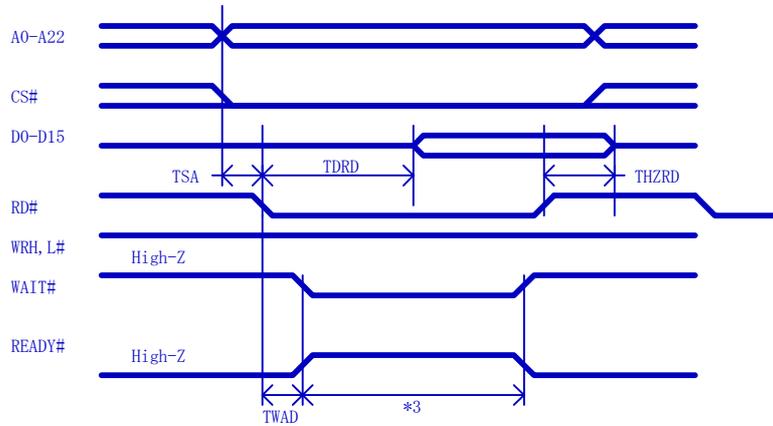


記号	項目	最小	最大	単位
TSA	アドレスセットアップ	10	—	ns
THA	アドレスホールド	15	—	ns
TSD	データセットアップ	5	—	ns
THD	データホールド	15	—	ns
TWAD	WAIT# (READY#) 出力遅延	—	17	ns
*1	WAIT# (READY#) 幅	—	18.5	ms

WAIT#信号及びREADY#信号は以下の条件で、出力されます。

- 前のライト信号が立ち上がってから、次のライト信号が立ち下がる時間が80nsec以下のとき。
- 本LCDコントローラは、CPUからフレームバッファメモリへの書き込みデータは内部バッファ (FIFO) に書き込まれます。FIFOに書き込まれたデータは、フレームバッファメモリから表示データをリード動作していない期間に内部バッファからデータを読み込み、フレームバッファメモリに書き込みます。
内部バッファは1024データ分ありますが、内部バッファに残っている書き込みデータがフルに近い状態 (1016データ) を超えたとき、WAIT# (READY#) が出力されます。このとき、CPUからの書き込み速度がLCDコントローラの処理能力を大きく上回る場合、WAIT# (READY#) 幅が長くなります。
- カメラ画像を表示中に、CPUからフレームバッファメモリへ書き込みを行った場合、WAIT# (READY#) が出力されます。

3) LCD コントローラーマイコンインターフェース部読み出しサイクル



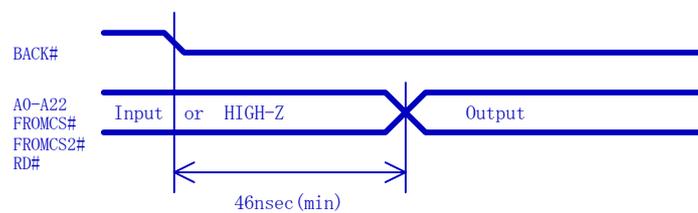
記号	項目	最小	最大	単位	備考
TSA	アドレスセットアップ	10	—	ns	
TDRD	リードアクセス	—	240	ns	内部バッファ (FIFO) が空状態で、カメラ表示停止中の場合。
THZRD	リードが無効になってからデータ出力がHiインピーダンスになるまでの時間	—	15	ns	
TWAD	WAIT# (READY#) 出力遅延	—	20	ns	
*3	WAIT# (READY#) 幅	—	235		内部バッファ (FIFO) が空状態で、カメラ表示停止中の場合。

*3 読み出し動作中、WAITが出力されます。WAIT信号をCPUへ接続してお使い下さい。

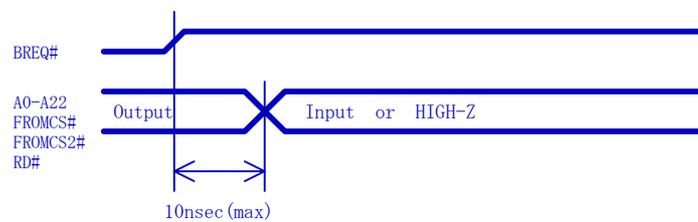
- ・ カメラ表示動作中にフレームバッファメモリの読み込みを行った場合、リードアクセス時間が上記の値より延び、WAIT# (READY#) 幅が上記の値より長くなります。
- ・ 内部バッファ (FIFO) に書き込みデータが残っている状態で、フレームバッファメモリの読み込みを行った場合、リードアクセス時間が上記の値より延び、WAIT# (READY#) 幅が上記の値より長くなります。

4) CPU バス 入出力方向の切り替えタイミング

- 画像データ転送開始時



- 画像データ転送終了時



6. アドレスマップ

6-1 LCDコントローラのアドレスマップ

【KS-LTWV-C1】

000000H	フレームバッファ 0 (フレームバッファ 1) メインエリア 1(メインエリア 2,3,4) : PAGE0 (PAGE1) サブエリア 1(サブエリア 2,3,4) : PAGE0 (PAGE1)	
3FFFFFFH		
400000H		空き
7FFE00H		
7FFE04H	I2C 専用レジスタ	
7FFF00H	カラーマップテーブル	
7FFF7FH		
7FFF80H	各種レジスタ	
7FFFFFFH		

CPUから見たときの、LCDコントローラのアドレスマップです。

フレームバッファの詳細は、「6-2 フレームバッファメモリのアドレスマップ」を御参照ください。

6-2 フレームバッファメモリのアドレスマップ

本LCDコントローラは、4096*512ワード*4バンクのSDR SDRAMに対応しています。

図6-1の様に、フレームバッファメモリを8つのエリアに分割し、左半分をメインエリア、右半分をサブエリアとしています。1エリア辺り水平サイズ 1024ドット、垂直サイズ 1024ドットの画面領域構成としています。

通常、メインエリアの画像を表示します。レジスタの設定によって、サブエリア領域の一部の画像を表示することが出来ます。

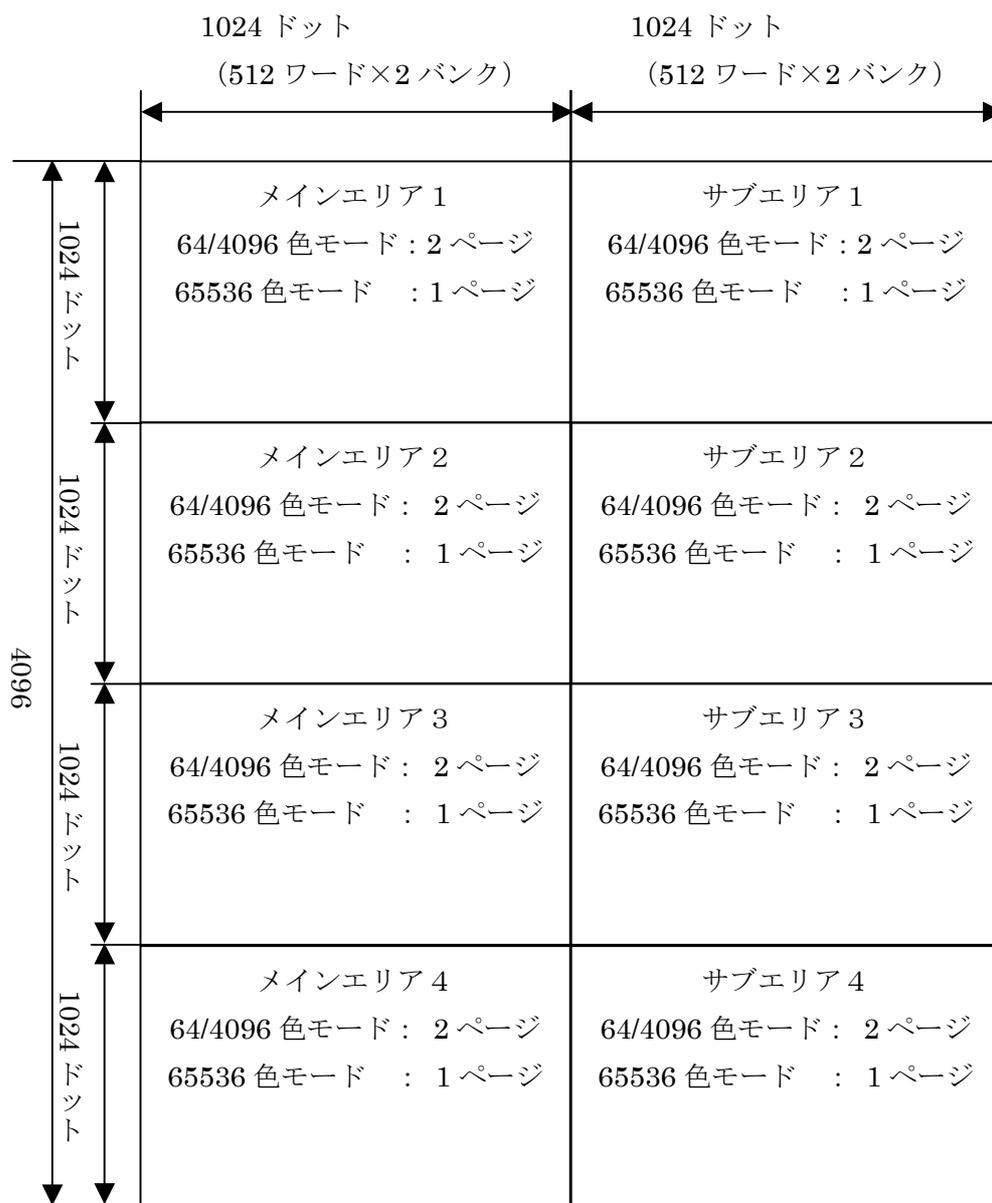


図6-1 フレームバッファメモリのアドレスマップ

表示エリア、書き込みエリア及び読み込みエリアは、表示エリア及び書き込みエリア指定レジスタ、読み込みエリア指定レジスタにより選択する事ができます。

64/4096色モードの場合、1エリア辺り2ページ分の領域があります。これにより、同じエリア内であれば、2画面重ね合わせ表示（透過表示）が可能となります。65536色モードの場合、1エリア辺り1ページとなります。

本LCDコントローラは、SDR SDRAMが2個搭載可能です。

2個搭載した場合、図6-2の様に、図6-1のフレームバッファ領域が2フレームバッファ使用できます。1個の場合は、フレームバッファ0側のみとなります。表示エリア及び書き込みエリア指定レジスタにより、表示するフレームバッファをフレームバッファ0又はフレームバッファ1のどちらかに選択することが出来ます。

書き込み及び読み込みを行うフレームバッファは、コントロールレジスタ2により選択することが出来ます。

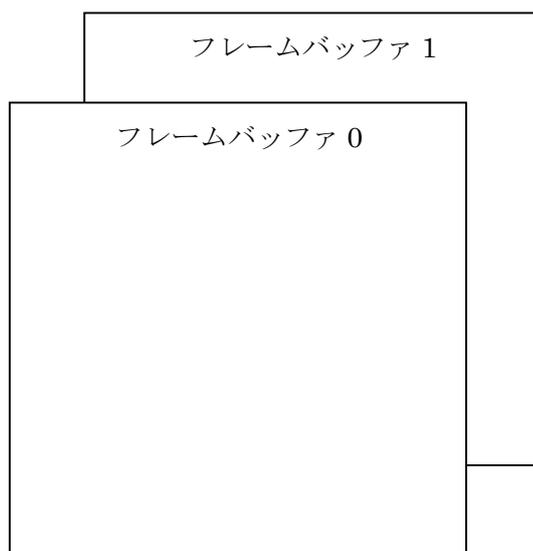


図6-1 SDR SDRAM 2個搭載

7. 表示画面について

7-1 表示画面構成

表示画面は、図7-1の様に、LCDパネルサイズ（WVGA 800×480）の表示サイズに等しい大きさのメイン画面と、その中の小領域に表示するサブ画面とで構成しています。

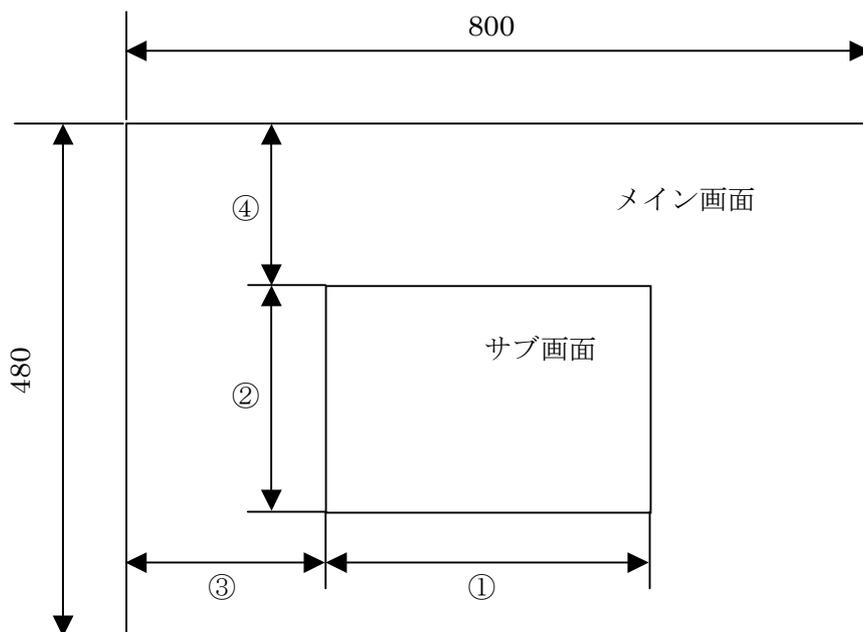


図7-1 表示画面構成

サブ画面の表示位置及び表示サイズは、以下のレジスタで設定することができます。

- ① サブ画面水平表示サイズレジスタ（7FFF84H、7FFF85H）
- ② サブ画面垂直表示サイズレジスタ（7FFF86H、7FFF87H）
- ③ サブ画面水平表示位置レジスタ（7FFF88H、7FFF89H）
- ④ サブ画面垂直表示位置レジスタ（7FFF8AH、7FFF8BH）

表示サイズは実際の表示サイズから1を引いた値を設定してください。
例えば、320×240のサイズのサブ画面を表示する場合、

サブ画面水平表示サイズレジスタ = 319

サブ画面垂直表示サイズレジスタ = 239

をそれぞれレジスタにセットしてください。

①～④のレジスタに設定する値は、以下の条件を満足するように設定してください。

$$(\text{サブ画面水平表示サイズ}-1) + \text{サブ画面水平表示位置} < 800$$

$$(\text{サブ画面垂直表示サイズ}-1) + \text{サブ画面垂直表示位置} < 480$$

これらの条件を満足していない場合、サブ画面の表示がおかしくなります。

7-2 表示機能

表示画面上のメイン画面及びサブ画面には、それぞれに表示メモリ上の指定した領域を表示することが出来ます。

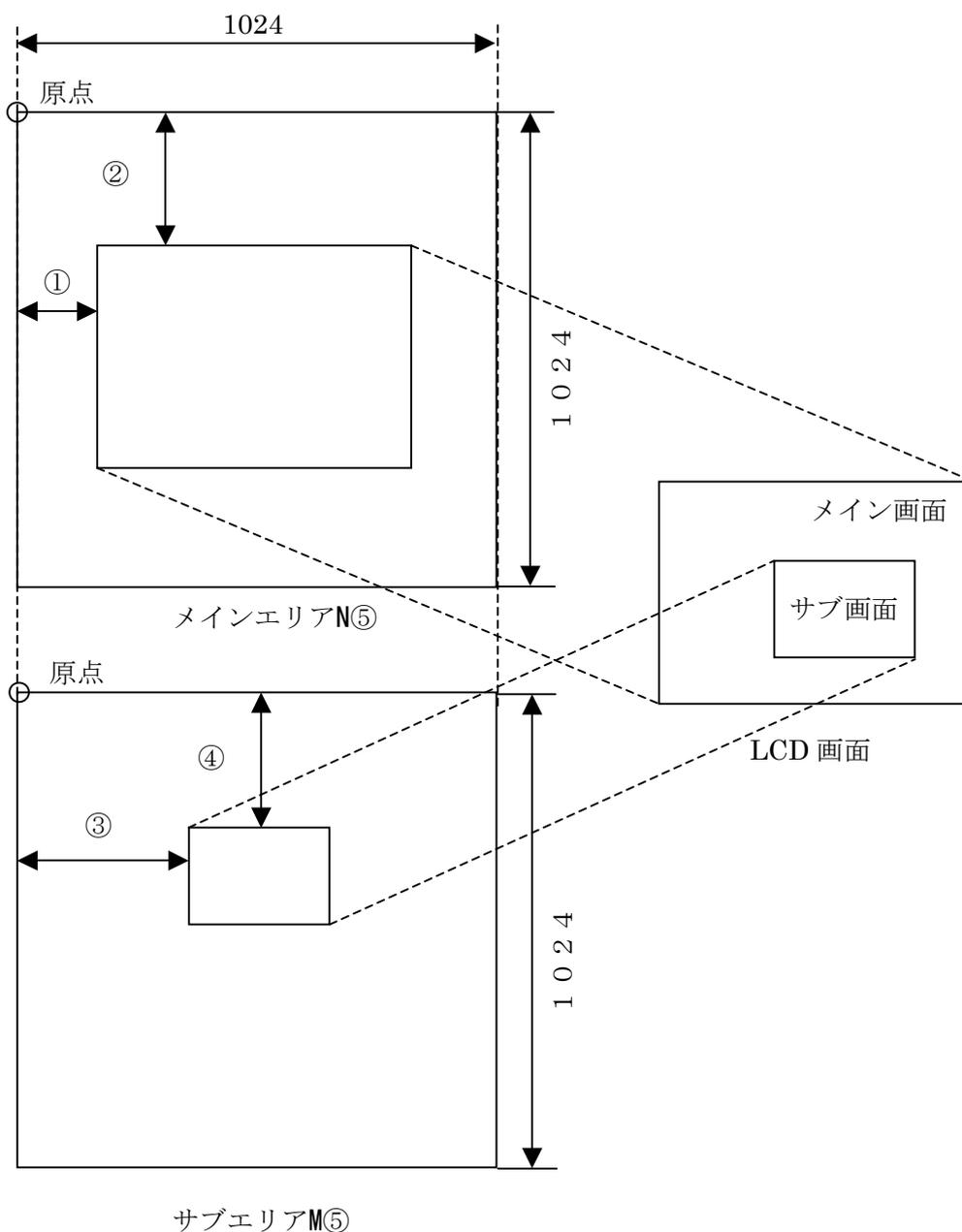


図7-2 表示画面構成

メイン画面表示領域の読み出し開始アドレス、サブ画面表示領域の読み出し開始アドレス、メイン画面表示領域エリア及びサブ画面表示領域エリアは以下のレジスタで設定することができます。

-
- ① メイン画面表示領域の読み出し開始水平アドレスレジスタ (7FFFDEH、7FFFDFH)
 - ② メイン画面表示領域の読み出し開始垂直アドレスレジスタ (7FFFE0H、7FFFE1H)
 - ③ サブ画面表示領域の読み出し開始水平アドレスレジスタ (7FFF80H、7FFF81H)
 - ④ サブ画面表示領域の読み出し開始垂直アドレスレジスタ (7FFF82H、7FFF83H)
 - ⑤ 表示エリア及び書き込みエリア指定レジスタ (7FFFE2H)

表示メモリの読み出し開始アドレスは、メイン画面とサブ画面それぞれ独立に、水平1ドット単位、垂直1ライン単位に指定できます。また、CPUから表示開始アドレスを順次書き換えることにより、表示画面のスクロールが実現できます。エリア領域もそれぞれ独立に指定できます。

サブ画面は、常にメイン画面の上に重なって表示します。

①～④のレジスタに設定する値は、以下の条件を満足するように設定してください。

メイン画面表示領域の読み出し開始水平アドレス + 800 ≤ 1024

メイン画面表示領域の読み出し開始垂直アドレス + 480 ≤ 1024

サブ画面表示領域の読み出し開始水平アドレス + サブ画面水平表示サイズ ≤ 1024

サブ画面表示領域の読み出し開始垂直アドレス + サブ画面垂直表示サイズ ≤ 1024

これらの条件を満足していない場合、サブ画面の表示がおかしくなります。

8. 画面のドット構成

(1) 4096色中64色モード

4096色中64色モードの場合、ワードアクセス又は、バイトアクセスの両方ができます。

ワードアクセスの場合は、下図のアドレスにて2バイトの内、下位バイトに有効なデータをセットし、LCDコントローラにアクセスしてください。上位バイトのデータはLCDコントローラ内にて無視しています。

また、バイトアクセスする場合は、下図のアドレスに+1とし、奇数アドレスでLCDコントローラにアクセスしてください。

(0,0)=0000H、(1,0)=0002H	…	…	(1023,0)=07FEH
(0,1)=1000H、(1,1)=1002H	…	…	(1023,1)=17FE H
(0,2)=2000H、(1,2)=2002H	…	…	(1023,2)=27FE H
(0,1023)=3FF000H、(1,1023)=3FF002H	…	…	(1023,1023)=3FF7FE H

各点に対して、完全に1ワード単位で対応づけられています。

本LCDコントローラは、1エリア辺り、フレームバッファとしては(0, 0)-(1023, 1023)迄存在しています。

(2) 65536色モードの場合

(0,0)=0000H、(1,0)=0002H	…	…	(1023,0)=07FEH
(0,1)=1000H、(1,1)=1002H	…	…	(1023,1)=17FE H
(0,2)=2000H、(1,2)=2002H	…	…	(1023,2)=27FE H
(0,1023)=3FF000H、(1,1023)=3FF002H	…	…	(1023,1023)=3FF7FE H

各点に対して、完全に1ワード単位で対応づけられています。

本LCDコントローラは、1エリア辺り、フレームバッファとしては(0, 0)-(1023, 1023)迄存在しています。

9. 表示データについて

本LCDコントローラは、カラーパレット方式を採用しております。まずこのカラーパレットについて解説します。

【カラーパレットとは】

カラー表示させたいとき、通常カラー番号を指定するのですが、このカラー番号が、たとえば青色なら02Hとか緑が0CHというように決まっている場合と、02Hという数値は色の赤という固定色を表す数値ではなく、色を表す数値が格納されている場所を表す数値だとします。こうすることで、プログラマーはより抽象的なソフトのコーディングが可能となります。

このように、色の番地と色そのものを一覧表にして格納しているレジスタをカラーパレットテーブルと呼ぶことにしています。

たとえば、03Hの色で(100, 100)-(200, 200)にBOXを描画しなさい。という命令をC言語で作成したとします。03Hが指し示す色は最初水色だったのですが、あとから、淡い緑色掛かった水色に変えたくなった場合はカラーパレットの03Hに登録された色を変更するだけで、03Hを使って描画した部分はすべて自動で変わります。64色しか表示できない場合でも、4096色から選択できるので、格段に表現能力が向上します。

(1) 4096色中64色モード

各フレームバッファへ書き込む表示データは、カラーパレットの番号を指定することになります。

フレームバッファへのアクセス（書き込み又は読み込み）はワードアクセス、バイトアクセスのどちらも可能です。

ワードアクセスを行う場合、偶数アドレスを指定してアクセスして下さい。この時、下位バイトのデータが有効となります。

バイトアクセスを行う場合、奇数アドレスを指定して、下位バイトのみアクセスして下さい。

画像メモリ領域

000000H～3FF7FEH（上位バイト D15～8）

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	-	-
R/W								
初期値	-	-	-	-	-	-	-	-

（注意） 初期値は不定です。

画像メモリ領域

000001H~3FF7FFH (下位バイト D7~0)

ビット	7	6	5	4	3	2	1	0
名前	M1	M0	P5	P4	P3	P2	P1	P0
R/W								
初期値	-	-	-	-	-	-	-	-

(注意) 初期値は不定です。

ドットコントロールビット bit7,6

M1	M0	説明
0	0	ノーマル表示。
0	1	透過表示。
1	0	ブリンク1。
1	1	ブリンク2。

(注意) このM1, M0ビットはコントロールレジスタ1 (DCR1) とセットで機能します。

カラーパレットテーブル bit5, 4, 3, 2, 1, 0

P5	P4	P4	P2	P1	P0	説明
0	0	0	0	0	0	あらかじめカラーマップテーブル0~63に格納したデータを表示します。
0	0	0	0	0	1	
1	1	1	1	1	0	
1	1	1	1	1	1	

各カラーパレットへ色データを格納する方法については、「15. レジスタについて」の章をご参照ください。

(2) 65536色モード

DCR1にて65536色表示モードとし、フレームバッファメモリに以下のよう
なフォーマットで16bit(R、G、B)データを書き込みます。

フレームバッファへのアクセス（書き込み又は読み込み）はワードアクセスのみで
行ってください。

バイト単位でのアクセスには対応していません。

画像メモリ領域

000000H~3FF7FEH（上位バイト D15~8）

ビット	15	14	13	12	11	10	9	8
名前	R4	R3	R2	R1	R0	G5	G4	G3
R/W								
初期値	-	-	-	-	-	-	-	-

画像メモリ領域

000001H~3FF7FFH（下位バイト D7~0）

ビット	7	6	5	4	3	2	1	0
名前	G2	G1	G0	B4	B3	B2	B1	B0
R/W								
初期値	-	-	-	-	-	-	-	-

10. カメラモジュール表示機能について

LCDコントローラには、カメラモジュールから取り込んだデータを表示する機能を搭載しています。

主な機能は以下の通りです。

- (1) カメラモジュールとの2線シリアル通信機能
- (2) 表示サイズは、CIF (352×288)、QVGA (320×240) から選択可能
- (3) 表示色はRGB565のみ
- (4) カメラ画像は表示中のメインエリアの画像と重ね合わせて表示
- (5) カメラ画像は任意の位置に表示
- (6) カメラ画像取り込み更新レート 20fps (CIF)、30fps (QVGA)

液晶の表示更新レートとは、非同期なので、動画がちらつく場合があります。

10-1 カメラモジュールとの2線シリアル通信機能

本LCDコントローラには、カメラモジュールとの2線シリアル通信機能用に、I2Cコントローラが1チャンネル内蔵されています。

CPUから以下のレジスタを制御することにより、LCDコントローラとカメラモジュール間で通信を行い、カメラモジュール内のレジスタに値を書き込むことができます。

- ① I2Cクロックプリスケールレジスタ下位バイト (7FFE00H)
- ② I2Cクロックプリスケールレジスタ上位バイト (7FFE01H)
- ③ I2Cコントロールレジスタ (7FFE02H)
- ④ I2C送信レジスタ (7FFE03H)
- ⑤ I2C受信レジスタ (7FFE03H)
- ⑥ I2Cコマンドレジスタ (7FFE04H)
- ⑦ I2Cステータスレジスタ (7FFE04H)

カメラモジュールを使用するには、必ず、これらレジスタを使用して、カメラモジュール内のレジスタに必要な情報（表示色、表示サイズ等）を書き込んでください。これらのレジスタのアクセス（書き込み又は読み込み）はバイトアクセスで行ってください。

カメラモジュールレジスタの設定値は付録1. カメラモジュールレジスタ設定値を御参照下さい。

I2Cの通信手順は以下の様に行ってください。

① I2C初期化手順

- (1) I2Cクロックプリスケールレジスタに、希望値をセットします。
この値は、LCDコントローラの動作クロックとI2Cの通信速度で求めます。詳細は「15. レジスタについて」を御参照ください。
- (2) I2Cコントロールレジスタに0x80をセットし、I2C回路を有効にします。

② I2C送信手順

- (1) I2C送信レジスタにカメラモジュールのスレーブアドレス+WRビットをセットします。
- (2) I2Cコマンドレジスタに0x90をセットして、スタートコンディションの生成、データ送信を行います。
- (3) I2CステータスレジスタのTIPビットを確認して、送信が完了したかどうか確認します。
- (4) I2C送信レジスタにカメラモジュールのレジスタアドレス+WRビットをセットします。
- (5) I2Cコマンドレジスタに0x10をセットして、データ送信を行います。
- (6) (3) の処理を行います。
- (7) I2C送信レジスタにカメラモジュールのレジスタ設定値+WRビットをセットします。
- (8) I2Cコマンドレジスタに0x50をセットして、データの送信を行い、ストップコンディションの生成します。
- (9) (3) の処理を行います。I2CステータスレジスタのBusyビットを確認して、STOP信号が検出したかどうか確認します。

③ I2C受信手順

- (1) I2C送信手順の(1)～(6)と同様に行います。
- (2) I2Cコマンドレジスタに0x40をセットして、ストップコンディションの生成します。
- (3) I2CステータスレジスタのBusyビットを確認して、STOP信号が検出したかどうか確認します。
- (4) I2C送信レジスタにカメラモジュールのスレーブアドレス+RDビットをセットします。

-
-
- (5) I2Cコマンドレジスタに**0x90**をセットして、スタートコンディションの生成、データ送信を行います。
 - (6) I2Cステータスレジスタの**TIP**ビットを確認して、送信が完了したかどうか確認します。
 - (7) I2Cコマンドレジスタに**0x68**をセットして、受信開始、**NACK**出力及びストップコンディションの生成を行います。
 - (8) I2Cステータスレジスタの**TIP**ビットを確認して、受信が完了したかどうか確認します。
 - (9) I2C受信レジスタから受信データを読み込みます。
 - (10) I2Cステータスレジスタの**Busy**ビットを確認して、**STOP**信号が検出したかどうか確認します。

10-2 カメラ画像の表示について

カメラモジュールから画像データの取り込みを開始すると（取り込み開始/停止はレジスタにより設定できます）、カメラ画像データは、サブエリア（固定）の領域に書き込まれます。カメラ画像を表示する方法については、「7. 表示画面について」をご参照ください。

カメラ画像の書き込み開始アドレス、書き込みサブエリア及び書き込みバッファは、以下のレジスタにより指定できます。

- ① カメラ画像データ書き込み開始水平アドレスレジスタ（7FFF8EH、7FFF8FH）
- ② カメラ画像データ書き込み開始垂直アドレスレジスタ（7FFF90H、7FFF91H）
- ③ カメラ画像書き込みバッファ及びエリア指定レジスタ（7FFF8CH）

カメラ画像サイズがQVGA、CIFによって、カメラモジュールから取り込むデータ量が変わります。カメラモジュールから画像データの取り込みを開始する前に、以下のレジスタで画像サイズを指定してください。

- ④ カメラ制御サイズレジスタ（7FFF8DH）

10-3 カメラ画像表示中の動作について

カメラ画像を表示中、カメラ画像の表示を停止せずに、以下の動作を行うことができます。

- ① CPUからフレームバッファメモリへ書き込み動作
- ② CPUからフレームバッファメモリの読み込み動作
- ③ 直線描画機能
- ④ 矩形塗り潰し描画機能
- ⑤ 画像データ転送機能

カメラ画像を表示中、上記の動作を行った場合、カメラ画像をフレームバッファメモリに書き込む動作を優先にしていますので、①、②についてはWAIT#（READY#）信号でCPUを待たせるようにしています。③～⑤に関しては、各機能の処理が遅くなります。また、カメラ画像表示中は、ハードフィル機能は使用しないで下さい。

1 1. 描画機能について

LCDコントローラには、以下の描画機能を搭載しています。

- (1) 直線描画機能
- (2) 任意の矩形塗り潰し描画機能

11-1 直線描画機能について

この機能を使用することにより、任意の直線（縦、横及び斜め線）を、高速に描画します。

図11-1のように直線を描画する場合、始点座標 (X1, Y1)、終点座標 (X2, Y2) 及び描画色を、レジスタに設定後（レジスタについては別途、「15. レジスタについて」を参照して下さい。）、直線描画開始レジスタにて直線描画を行います。

始点、終点座標の大小関係の判定はLCDコントローラ内部で行っていますので、マイコン側のソフトウェアでは大小関係を気にせず、レジスタに設定して下さい。また、座標レジスタは2バイトあります。エリアサイズ（1024×1024ドット）以上の値を設定した場合、表示がおかしくなりますので、御注意ください。

直線描画動作中、CPUからフレームバッファメモリへのアクセス、他の描画機能（ハードフィル、任意の矩形塗り潰し描画機能、画像データ転送機能、カメラ画像表示）や直線描画を実行しないで下さい。直線描画動作中、ハードフィルステータスレジスタのBUSYフラグを立てます。このフラグをみて、動作が完了したのを確認後、フレームバッファメモリへのアクセス、次の描画を実行するようにして下さい。また、動作完了時、LCDコントローラのINTOUT#端子からアクティブLOWのワンショット信号（パルス幅は約1μSECです）を出力します。この信号をCPUのIRQ端子に接続する事により、CPUは割り込みで動作完了したことを検出することもできます。

64/4096色モードの場合、表示エリア及び書き込みエリア指定レジスタで指定した書き込みエリア、DCR2レジスタで指定したフレームバッファ及びページに描画を行います。

65536色モードの場合は、表示エリア及び書き込みエリア指定レジスタで指定した書き込みエリア、DCR2レジスタで指定したフレームバッファにデータを書き込みます。

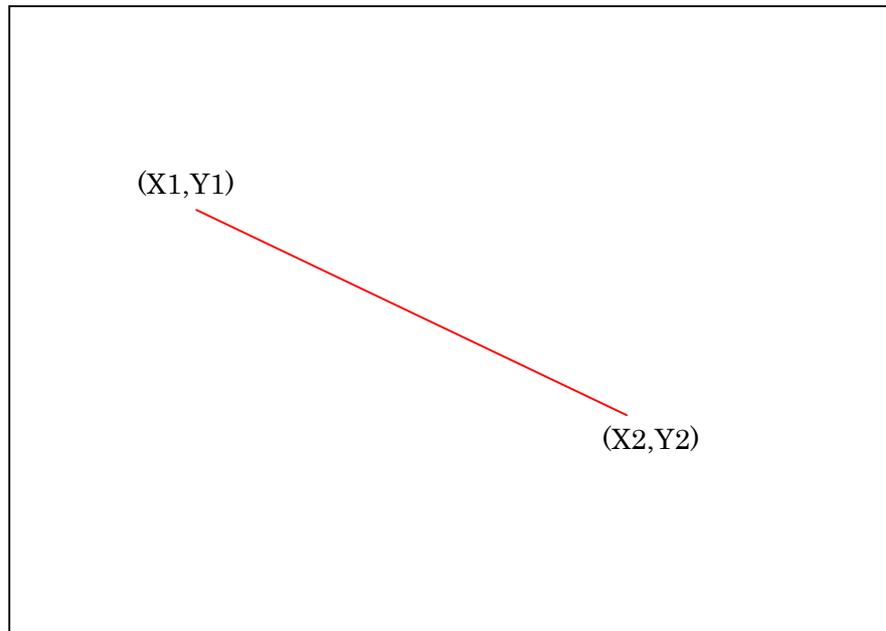


図11-1 直線描画について

11-2 任意の矩形塗り潰し描画機能について

この機能を使用することにより、任意の矩形塗り潰しを、高速に描画します。

図11-2のように矩形塗り潰しを描画する場合、始点座標 $(X1, Y1)$ 、終点座標 $(X2, Y2)$ 及び描画色を、レジスタに設定後（レジスタについては別途、「15. レジスタについて」を参照して下さい。）、矩形塗り潰し開始レジスタにて矩形塗り潰し描画を行います。

始点、終点座標の大小関係の判定はLCDコントローラ内部で行っていますので、マイコン側のソフトウェアでは大小関係を気にせず、レジスタに設定して下さい。また、座標レジスタは2バイトあります。エリアサイズ（1024×1024ドット）以上の値を設定した場合、表示がおかしくなり、描画が完了するまでに時間がかかりますので、御注意ください。

矩形塗り潰し描画動作中、CPUからフレームバッファメモリへのアクセス、他の描画機能（ハードフィル、直線描画機能、画像データ転送機能、カメラ画像表示）や矩形塗り潰し描画を実行しないで下さい。矩形塗り潰し描画動作中、ハードフィルステータスレジスタのBUSYフラグを立てます。このフラグをみて、動作が完了したのを確認後、フレームバッファメモリへのアクセス、次の描画を実行するようにして下さい。また、動作完了時、LCDコントローラのINTOUT#端子からアクティブLOWのワンショット信号（パルス幅は約1 μ SECです）を出力します。この信号をCPUのIRQ端子に接続する事により、CPUは割り込みで動作完了したことを検出することもできます。

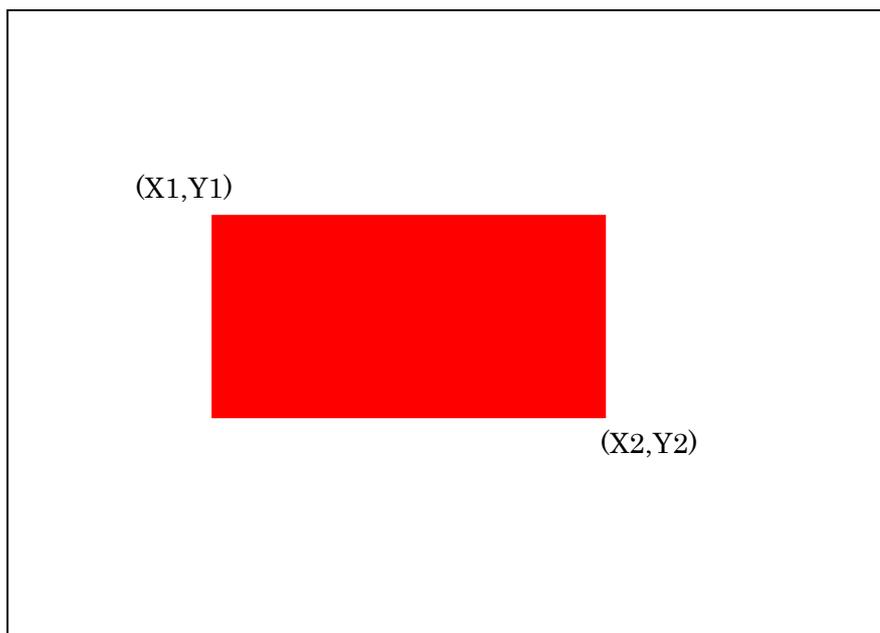


図11-2 矩形塗り潰し描画について

64/4096色モードの場合、表示エリア及び書き込みエリア指定レジスタで指定した書き込みエリア、DCR2レジスタで指定したフレームバッファ及びページに描画を行います。

65536色モードの場合は、表示エリア及び書き込みエリア指定レジスタで指定した書き込みエリア、DCR2レジスタで指定したフレームバッファにデータを書き込みます。

1 2. 画像データ転送機能について

この機能は、CPUに接続されています画像用FROMから、任意の画像データを読み込んでフレームバッファへ書き込み、任意の座標に画像を表示する機能です。CPU側に接続されています画像用FROMから画像データを読み込むため、LCDコントローラはCPUに対してバス解放信号を出力し、バスが解放されたのを確認後、画像用FROMから画像データを読み込み動作を行います。従って、この間、CPUは外部バスに対してアクセスできません。

以下のレジスタに必要な情報をセットするだけで、LCDコントローラが自動的に画像データを転送します(レジスタについては別途、「15. レジスタについて」を参照して下さい)。

- ・ 画像表示開始位置X座標設定レジスタ
- ・ 画像表示開始位置Y座標設定レジスタ
- ・ 画像データ格納先先頭番地アドレス設定レジスタ
- ・ 画像データ表示サイズ幅設定レジスタ
- ・ 画像データ表示サイズライン数設定レジスタ
- ・ 画像制御レジスタ

例えば図12-1のようなイメージで画像用FROMに保存されている画像データを、表示座標(X1, Y1)に表示させる場合、画像データが保存されている先頭アドレスを画像データ格納先先頭番地アドレス設定レジスタに設定、表示座標(X1, Y1)を画像表示開始位置X座標設定レジスタ及び画像表示開始位置Y座標設定レジスタに設定します。次に画像データの表示サイズ(幅、ライン数)を画像データ表示サイズ幅設定レジスタ及び、画像データ表示サイズライン数設定レジスタに設定します。画像制御レジスタで転送開始を実行しますと、LCDコントローラが自動的に画像データを転送し、表示を行います。画像データを転送中は、CPUは外部バスを使用することはできません。

転送が完了したら、LCDコントローラはCPUに対するバス開放要求をやめて、INTOUT#端子より、アクティブLOWのワンショット信号(パルス幅は約1 μ SECです。)を出力します。この信号をCPUのIRQ端子に接続して、転送が完了したことを確認してから、CPUは外部バスにアクセスするようにしてください。

尚、この機能は65536色モードで御使用下さい。64/4096色モードで動作させた場合、表示色がおかしくなります。

表示エリア及び書き込みエリア指定レジスタで指定した書き込みエリア、DCR2レジスタで指定したフレームバッファに画像データを書き込みます。

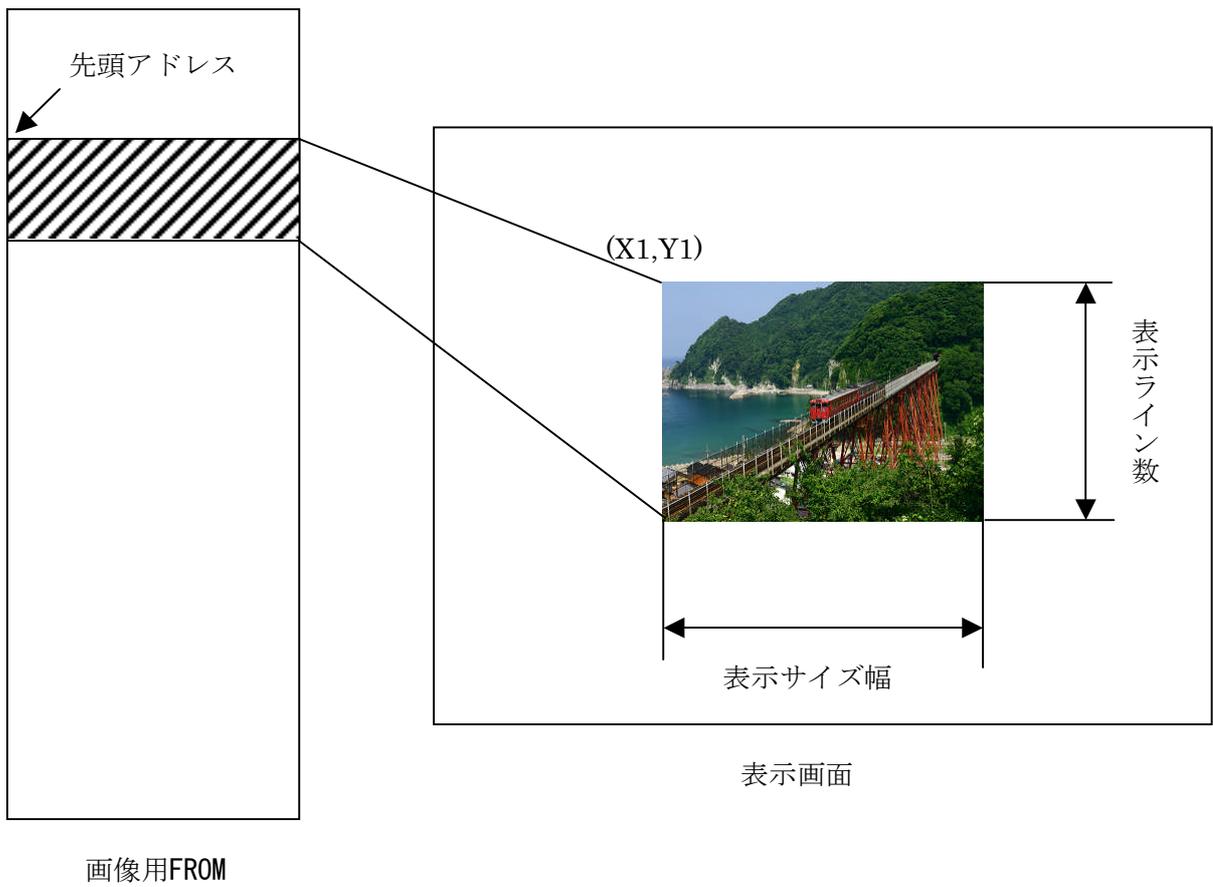


図12-1 画像データ転送イメージ

12-1 画像用FROMのアクセスについて

画像データ転送が停止中の時は、CPUから画像用FROMへアクセスすることが出来ますので、画像データを書きこむことが出来ます。

画像用FROMに保存できる画像データ数は、画像用FROMの容量が128Mbyte (1Gbit) のものを2個使用した場合、QVGAサイズ (320*240ドット) では、

$$320*240*2\text{バイト}=153.6\text{kByte}$$

となり、画像用FROMには、

$$(128\text{Mbyte}*2)/153.6\text{kByte}=\text{約}1,666\text{画像}$$

保存できます。

また、VGAサイズ (640*480ドット) では、

$$640*480*2\text{バイト}=614.4\text{kByte}$$

となり、画像用FROMには、

$$(128\text{Mbyte}*2)/614.4\text{kByte}=\text{約}416\text{画像}$$

保存できます。

LCDコントローラにA25~A22の3ビットを出力する端子 FA25 (T2番ピン)、FA24 (T3番ピン)、FA23 (R3番ピン)、FA22 (T4番ピン) を設けています。これらの端子は出力端子ですので、CPUからのアドレス信号線とは接続しないで下さい。この端子から画像用FROMのアドレス端子に接続し、御使用下さい。A25~A22の4ビットの信号は画像用FROMアドレスレジスタに設定した内容をそのまま出力しています。

12-2 画像データの転送時間と動画速度について

320*240のサイズを画像用FROMから読み込み、フレームバッファメモリに書き込むのに要する時間は、

$$320 \times 240 \times 212.1 \text{ nsec} = 16.29 \text{ msec}$$

となります。従って、30フレーム/秒（約33.3msec周期）の動画表示が可能です。

また、640*480（VGAサイズの場合）、

$$640 \times 480 \times 212.1 \text{ nsec} = 65.16 \text{ msec}$$

となります。従って、15フレーム/秒（約66.7msec周期）の動画表示が可能です。

12-3 動画について

以下の方法（例 画像サイズが640*480で15フレーム/秒で画面を更新する場合）により、動画をスムーズに見せることができます。

- (1) LCDコントローラから出力されているVNDP#信号を、CPUの割り込み端子入力に接続する。
- (2) エリア1と2の領域をハードフィルで、単一色で塗り潰しします。
- (3) VNDP#による割り込みを検出したら、エリア1を書き込みエリア、エリア2を表示エリアにして、最初の画像を転送します。
- (4) VNDP#による割り込みにて、4フレーム(1フレーム 約16.39msec)分経過したら、エリア1を表示エリア、エリア2を書き込みエリアにして、次の画像を転送します。このとき、(3)で転送された画像が表示されます。
- (5) VNDP#による割り込みにて、4フレーム(1フレーム 約16.39msec)分経過したら、エリア1を書き込みエリア、エリア2を表示エリアにして、次の画像を転送します。このとき、(4)で転送された画像が表示されます。
- (6) (4)と(5)を繰り返して行うことにより、スムーズな動画を行うことができます。

12-4 画像データ転送中について

画像データ転送中は、CPUのバスを解放させ、LCDコントローラがCPUバスを占有する為、画像データ転送中、CPUは外部バスにアクセスすることはできません。

また、ご使用されるCPUによっては、バス解放中ほとんど処理が停止するタイプもございますので、ご注意ください。

12-5 画像データの透過機能について

画像データの透過機能により、図12-2のような画像データをフレームバッファメモリ（SDRAM）に書き込むとき、水色の部分のみ画像データを書き込み、赤色の部分は書き込まないようにすることができます。これにより、フレームバッファメモリに書き込まれている背景データを残し、画像データの前景のみを書き込み表示することができます。

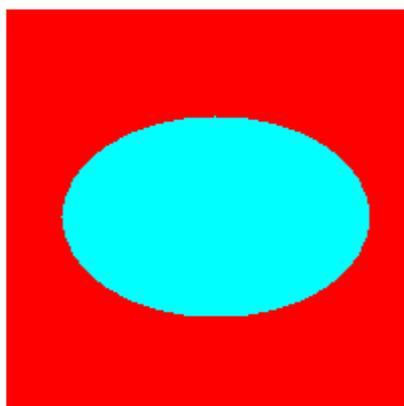


図12-2 画像データ

以下のレジスタに必要な情報をセットするだけで、（レジスタについては別途、「15. レジスタについて」を参照して下さい。）、上記の機能が実現できます。

- ・ 画像データ透過機能有効無効レジスタ
- ・ 画像データ透過色指定レジスタ

1 3. セルフリフレッシュ機能について

本LCDコントローラには、SDRAMをセルフリフレッシュ状態にし、SDRAMの消費電力を抑える機能があります。SDRAMをセルフリフレッシュ状態にするかどうかの設定は、以下のレジスタで行います。（レジスタについては別途、「15. レジスタについて」を参照して下さい。）

- ・コントロールレジスタ3 (DCR3)

通常状態において、上記のレジスタのSELFREFビットを1にセットしますと、SDRAMはセルフリフレッシュ状態に移行します。このとき、画面表示は真っ暗になります。また、セルフリフレッシュ状態において、上記のレジスタのSELFREFビットを0にセットしますと、通常状態に戻り、画面が表示されます。

注意事項：

セルフリフレッシュ状態のときは、SDRAMへのアクセス（書き込み動作、読み込み動作）は行われません。ですので、セルフリフレッシュ状態のときは、ハードフィル、直線、矩形描画、画像データ転送、カメラ画像表示及びCPUからの画像データの書き込みは行わないで下さい。

また、ハードフィル、直線、矩形描画、カメラ画像表示のどれかを実行中に、セルフリフレッシュ状態にしないで下さい。

1 4. 省電力機能

本LCDコントローラには、省電力機能があります。

以下の機能が無効にすることにより、消費電力（電流）を抑えることができます。

- LCDコントローラ内部オシレータ
- LVDS出力

これらの機能の有効/無効の設定はコントロールレジスタ3（DCR3）で行うことができます（レジスタについては別途、「15. レジスタについて」を参照して下さい）。

上記の機能が無効にした場合の、消費電流及び消費電力は「5. 電気的特性（DC, AC）、アクセスタイミング仕様」の「消費電流及び電力概算」を御参照下さい。

LVDS出力が無効にした場合、LVDS出力はハイインピーダンス状態になります。

従って、LVDS出力が無効にした後、液晶自体の電源をOFFすることにより、回路全体の消費電力（電流）を抑えることも可能です。

15. レジスタについて

(1) カラーパレットのレジスタ

アドレス 7FFF00H~7FFF7FH

カラーパレットは64個有り、各カラーパレットは12bit(4096色)で指定出来ます。
 描画はパレット番号を指定して描画します。

カラーパレットレジスタへの書き込みは、バイト単位及びワード単位どちらでも可能です。ワードアクセスの場合、データバスの上位側がG3~0、B3~0、データバスの下位側がR3~0となります。

カラーパレットのアドレス一覧

ビット順番	b7	b6	b5	b4	b3	b2	b1	b0	b7	b6	b5	b4	b3	b2	b1	b0
色データ形式	-	-	-	-	R3	R2	R1	R0	G3	G2	G1	G0	B3	B2	B1	B0
パレット0	7FFF01H								7FFF00H							
パレット1	7FFF03H								7FFF02H							
パレット2	7FFF05H								7FFF04H							
	⋮															
パレット61	7FFF7BH								7FFF7AH							
パレット62	7FFF7DH								7FFF7CH							
パレット63	7FFF7FH								7FFF7EH							

例) カラーパレット63

アドレス 7FFF7EH(偶数アドレス G, B)

ビット	7	6	5	4	3	2	1	0
名前	G3	G2	G1	G0	B3	B2	B1	B0
R/W	W	W	W	W	W	W	W	W
初期値	-	-	-	-	-	-	-	-

アドレス 7FFF7FH(奇数アドレス R)

ビット	7	6	5	4	3	2	1	0
名前					R3	R2	R1	R0
R/W	W	W	W	W	W	W	W	W
初期値	-	-	-	-	-	-	-	-

(2) I2Cクロックプリスケールレジスタ

下位バイト側 アドレス 7FFE00H

ビット	7	6	5	4	3	2	1	0
名前	PRE(7)	PRE(6)	PRE(5)	PRE(4)	PRE(3)	PRE(2)	PRE(1)	PRE(0)
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
初期値	1	1	1	1	1	1	1	1

上位バイト側 アドレス 7FFE01H

ビット	7	6	5	4	3	2	1	0
名前	PRE(15)	PRE(14)	PRE(13)	PRE(12)	PRE(11)	PRE(10)	PRE(9)	PRE(8)
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
初期値	1	1	1	1	1	1	1	1

このレジスタは I2C の通信レート (SCL 信号の周波数) を設定します。
以下の計算式の結果をレジスタに設定します。

$$(\text{マスタークロック} / (5 \times \text{SCL 周波数})) - 1$$

マスタークロックは LCD コントローラの動作クロック 66MHz となります。
SCL 周波数は必ず、100kHz としてください。

これらの条件から、レジスタに設定する値は、

$$(66\text{MHz} / (5 \times 100\text{kHz})) - 1 = 131$$

となります。下位バイト側に131を、上位バイト側に0を設定してください。
このレジスタへのアクセスは、必ずバイトアクセスで行ってください。

(3) I2Cコントロールレジスタ

アドレス 7FFE02H

ビット	7	6	5	4	3	2	1	0
名前	EN	IEN	Reserved					
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
初期値	0	0	0	0	0	0	0	0

このレジスタは I2C 回路の有効/無効及び割り込み要求の有効/無効を設定します。

ビット7

EN	説明
0	I2C回路無効 (初期値)
1	I2C回路有効

I2C 通信を行う場合、必ず、このビットを 1 に設定してください。

ビット6

IEN	説明
0	割り込み要求無効 (初期値)
1	割り込み要求有効

本 LCD コントローラでは、割り込み要求を使用していません。従って、無効のままでも構いません。

(4) I2C送信レジスタ

アドレス 7FFE03H

ビット	7	6	5	4	3	2	1	0
名前	TXR(7)	TXR(6)	TXR(5)	TXR(4)	TXR(3)	TXR(2)	TXR(1)	TXR(0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタはI2C送信レジスタです。このレジスタに送信データを書き込んでください。

(5) I2C受信レジスタ

アドレス 7FFE03H

ビット	7	6	5	4	3	2	1	0
名前	RXR(7)	RXR(6)	RXR(5)	RXR(4)	RXR(3)	RXR(2)	RXR(1)	RXR(0)
R/W	R	R	R	R	R	R	R	R
初期値	0	0	0	0	0	0	0	0

このレジスタはI2C受信レジスタです。このレジスタから受信データを読み込んでください。

(6) I2Cコマンドレジスタ

アドレス 7FFE04H

ビット	7	6	5	4	3	2	1	0
名前	STA	STO	RD	WR	ACK	Reserved		IACK
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタはI2Cの送信開始、受信開始等を制御する為のレジスタです。

ビット7

STA	説明
0	通信開始時にスタートコンディションを生成しない (初期値)
1	通信開始時にスタートコンディションを生成する

ビット6

STO	説明
0	通信終了時にストップコンディションを生成しない (初期値)
1	通信終了時にストップコンディションを生成する

ビット5

RD	説明
0	スレーブからリードを行わない。(初期値)
1	スレーブからリードを行う。

ビット4

WR	説明
0	スレーブにライトを行わない。(初期値)
1	スレーブにライトを行う。

ビット3

ACK	説明
0	レシーバーのとき、ACKビットを0にする。(初期値)
1	レシーバーのとき、ACKビットを1 (NACK) にする。

ビット0

IACK	説明
0	保留中の割り込み要求をクリアしない。(初期値)
1	保留中の割り込み要求をクリアする。

(7) I2Cステータスレジスタ

アドレス 7FFE04H

ビット	7	6	5	4	3	2	1	0
名前	RxACK	Busy	AL	Reserved			TIP	IF
R/W	R	R	R	R	R	R	R	R
初期値	0	0	0	0	0	0	0	0

このレジスタはI2Cの通信状態を確認するためのレジスタです。

ビット7

RxACK	説明
0	ACKを受信
1	NACKを受信

スレーブ側からのACK受信状態がセットされます。このフラグは、アドレス指定されたスレーブからのACKを表しています。

ビット6

Busy	説明
0	ストップ信号が検出された
1	スタート信号が検出された

このビットは、I2Cバスのビジー状態を表しています。

ビット5 (AL)

このビットは、I2C回路が調停を失ったとき、1がセットされます。

以下の条件の時、1がセットされます。

- 要求していないのに、ストップ信号が検出された場合。
- マスターがSDA信号をHIGHでドライブしているが、LOWになっている場合。

ビット1

TIP	説明
0	送信が完了
1	送信中

このビットは送信状態を表します。

ビット0 (IF)

このビットは、IENビットがセットされているとき、割り込み要求が発生したとき、1がセットされます。

このビットに1がセットされる条件は以下の通りです。

- 1バイト通信が完了したとき。
- 調停が失われた時。

(8) サブ画面表示領域の読み出し開始水平アドレスレジスタ

アドレス 7FFF80H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	SDHA (9)	SDHA (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFF81H

ビット	7	6	5	4	3	2	1	0
名前	SDHA (7)	SDHA (6)	SDHA (5)	SDHA (4)	SDHA (3)	SDHA (2)	SDHA (1)	SDHA (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタにサブ画面表示領域の読み出し開始水平アドレスを設定します。
設定範囲は0~1023です。LCDコントローラ側ではリミットは掛けていません。
レジスタはバイト又は、ワードアクセスで書き込みできます。
このレジスタの内容は、CPUから書き込まれた時点から、次の表示フレーム開始時に反映されます。

(9) サブ画面表示領域の読み出し開始垂直アドレスレジスタ

アドレス 7FFF82H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	SDVA (9)	SDVA (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFF83H

ビット	7	6	5	4	3	2	1	0
名前	SDVA (7)	SDVA (6)	SDVA (5)	SDVA (4)	SDVA (3)	SDVA (2)	SDVA (1)	SDVA (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタにサブ画面表示領域の読み出し開始垂直アドレスを設定します。
設定範囲は0~1023です。LCDコントローラ側ではリミットは掛けていません。
レジスタはバイト又は、ワードアクセスで書き込みできます。
このレジスタの内容は、CPUから書き込まれた時点から、次の表示フレーム開始時に反映されます。

(10) サブ画面水平表示サイズレジスタ

アドレス 7FFF84H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	SHS (9)	SHS (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFF85H

ビット	7	6	5	4	3	2	1	0
名前	SHS (7)	SHS (6)	SHS (5)	SHS (4)	SHS (3)	SHS (2)	SHS (1)	SHS (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタにサブ画面の水平表示サイズを設定します。

設定範囲は0~1023です。LCDコントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

このレジスタの内容は、CPUから書き込まれた時点から、次の表示フレーム開始時に反映されます。

(11) サブ画面垂直表示サイズレジスタ

アドレス 7FFF86H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	SVS (9)	SVS (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFF87H

ビット	7	6	5	4	3	2	1	0
名前	SVS (7)	SVS (6)	SVS (5)	SVS (4)	SVS (3)	SVS (2)	SVS (1)	SVS (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタにサブ画面の垂直表示サイズを設定します。

設定範囲は0~1023です。LCDコントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

このレジスタの内容は、CPUから書き込まれた時点から、次の表示フレーム開始時に反映されます。

(12) サブ画面水平表示位置レジスタ

アドレス 7FFF88H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	SHP (9)	SHP (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFF89H

ビット	7	6	5	4	3	2	1	0
名前	SHP (7)	SHP (6)	SHP (5)	SHP (4)	SHP (3)	SHP (2)	SHP (1)	SHP (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタにサブ画面の水平表示位置を設定します。

設定範囲は0~1023です。LCDコントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

このレジスタの内容は、CPUから書き込まれた時点から、次の表示フレーム開始時に反映されます。

(13) サブ画面垂直表示位置レジスタ

アドレス 7FFF8AH

ビット	15	14	13	12	11	10	9	8
名前	SDENA	-	-	-	-	-	SVP (9)	SVP (8)
R/W	W	-	-	-	-	-	W	W
初期値	0	-	-	-	-	-	0	0

アドレス 7FFF8BH

ビット	7	6	5	4	3	2	1	0
名前	SVP (7)	SVP (6)	SVP (5)	SVP (4)	SVP (3)	SVP (2)	SVP (1)	SVP (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、サブ画面の表示/非表示及びサブ画面の垂直表示位置を設定します。

ビット15

SDENA	説明
0	サブ画面非表示 (初期値)
1	サブ画面表示

垂直表示位置の設定範囲は0~1023です。LCDコントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

このレジスタの内容は、CPUから書き込まれた時点から、次の表示フレーム開始時に反映されます。

(14) カメラ画像書き込みバッファ及びエリア指定レジスタ

アドレス 7FFF8CH

ビット	7	6	5	4	3	2	1	0
名前	—	CWRBUF	—	—	—	—	CWRA1	CWRA0
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、カメラモジュールから取り込んだデータの書き込み先フレームバッファ及びサブエリアを指定します。

ビット6

CWRBUF	説明
0	フレームバッファ0側に書き込みます (初期値)
1	フレームバッファ1側に書き込みます

ビット1,0

CWRA1	CWRA0	説明
0	0	カメラモジュールから取り込んだデータをサブエリア1に書き込みます (初期値)
0	1	カメラモジュールから取り込んだデータをサブエリア2に書き込みます
1	0	カメラモジュールから取り込んだデータをサブエリア3に書き込みます
1	1	カメラモジュールから取り込んだデータをサブエリア4に書き込みます

注) カメラモジュールから取り込んだデータはサブエリア側に書き込みます。

(15) カメラ制御サイズレジスタ

アドレス 7FFF8DH

ビット	7	6	5	4	3	2	1	0
名前	CRDST	—	—	—	—	—	CSIZE1	CSIZE0
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、カメラモジュールの制御及び画像サイズを指定します。

ビット7

CRDST	説明
0	カメラモジュールから画像データの取り込み停止（初期値）
1	カメラモジュールから画像データの取り込み開始

ビット1,0

CSIZE1	CSIZE0	説明
0	0	QVGA (320×240)（初期値）
0	1	CIF (352×288)
1	0	未使用
1	1	未使用

注) カメラモジュールレジスタに設定した表示サイズと同じサイズを選択してください。

(16) カメラ画像データ書き込み開始水平アドレスレジスタ

アドレス 7FFF8EH

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	CWHA (9)	CWHA (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFF8FH

ビット	7	6	5	4	3	2	1	0
名前	CWHA (7)	CWHA (6)	CWHA (5)	CWHA (4)	CWHA (3)	CWHA (2)	CWHA (1)	CWHA (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、カメラ画像データの書き込み開始水平アドレスを設定します。
設定範囲は0~1023です。LCDコントローラ側ではリミットは掛けていません。
レジスタはバイト又は、ワードアクセスで書き込みできます。

(17) カメラ画像データ書き込み開始垂直アドレスレジスタ

アドレス 7FFF90H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	CWVA (9)	CWVA (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFF91H

ビット	7	6	5	4	3	2	1	0
名前	CWVA (7)	CWVA (6)	CWVA (5)	CWVA (4)	CWVA (3)	CWVA (2)	CWVA (1)	CWVA (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、カメラ画像データの書き込み開始垂直アドレスを設定します。
設定範囲は0~1023です。LCDコントローラ側ではリミットは掛けていません。
レジスタはバイト又は、ワードアクセスで書き込みできます。

(18) 画像用FROMアドレスレジスタ (バンク切替用)

アドレス 7FFFC0H

ビット	7	6	5	4	3	2	1	0
名前	—	FA25	FA24	FA23	FA22	—	—	—
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタはCPUから大容量 (1Gbit) の画像用FROMにアクセスする時に、CPUのアドレス上位ビットが足りない場合、使用します。

このレジスタのビット6, 5, 4, 3に設定されたビット情報は、LCDコントローラのT2、T3、R3及びT4番ピンからそれぞれ出力します。

レジスタはバイト又は、ワードアクセスで書き込みできます。ワードアクセスの場合、上位バイトD15～8にデータをセットして下さい。

(19) 画像表示開始位置X座標設定レジスタ

アドレス 7FFFC2H

ビット	15	14	13	12	11	10	9	8
名前	—	—	—	—	—	—	IDTX (9)	IDTX (8)
R/W	—	—	—	—	—	—	W	W
初期値	—	—	—	—	—	—	0	0

アドレス 7FFFC3H

ビット	7	6	5	4	3	2	1	0
名前	IDTX (7)	IDTX (6)	IDTX (5)	IDTX (4)	IDTX (3)	IDTX (2)	IDTX (1)	IDTX (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、画像を表示開始する X 座標を設定します。設定範囲は 0～1023 です。LCD コントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

(20) 画像表示開始位置Y座標設定レジスタ

アドレス 7FFFC4H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	IDTY (9)	IDTY (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFFC5H

ビット	7	6	5	4	3	2	1	0
名前	IDTY (7)	IDTY (6)	IDTY (5)	IDTY (4)	IDTY (3)	IDTY (2)	IDTY (1)	IDTY (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、画像を表示開始する Y 座標を設定します。

設定範囲は 0~1023 です。

LCD コントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

(21) 画像データ格納先先頭番地アドレス設定レジスタ

アドレス 7FFFC6H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	FROMSEL	FA (25)	FA (24)
R/W	-	-	-	-	-	W	W	W
初期値	-	-	-	-	-	0	0	0

アドレス 7FFFC7H

ビット	7	6	5	4	3	2	1	0
名前	FA (23)	FA (22)	FA (21)	FA (20)	FA (19)	FA (18)	FA (17)	FA (16)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

アドレス 7FFFC8H

ビット	15	14	13	12	11	10	9	8
名前	FA (15)	FA (14)	FA (13)	FA (12)	FA (11)	FA (10)	FA (9)	FA (8)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

アドレス 7FFFC9H

ビット	7	6	5	4	3	2	1	0
名前	FA(7)	FA(6)	FA(5)	FA(4)	FA(3)	FA(2)	FA(1)	FA(0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、画像データが格納されている FROM の先頭番地アドレスを設定します。
設定範囲は 0H~07FFFFFFH です。

FROMSEL は 2 個の FROM の選択ビットです。このビットと FROMCS#、FROMCS2#の関係は以下の通りです。

FROMSEL	説明
0	FROMCS#がLOW出力、FROMCS2#がHIGH出力
1	FROMCS#がHIGH出力、FROMCS2#がLOW出力

レジスタはバイト又は、ワードアクセスで書き込みできます。ワードアクセスの場合、7FFFC6H~7FFFC7H、7FFFC8H~7FFFC9H と 2 回に分けて書き込んで下さい。

(22) 画像データ表示サイズ幅設定レジスタ

アドレス 7FFCAH

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	IDTW(10)	IDTW(9)	IDTW(8)
R/W	-	-	-	-	-	W	W	W
初期値	-	-	-	-	-	0	0	0

アドレス 7FFCBH

ビット	7	6	5	4	3	2	1	0
名前	IDTW(7)	IDTW(6)	IDTW(5)	IDTW(4)	IDTW(3)	IDTW(2)	IDTW(1)	IDTW(0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、表示する画像の表示幅を設定します。

設定範囲は 1~1024 です。

LCD コントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

(23) 画像データ表示サイズライン数設定レジスタ

アドレス 7FFFCCH

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	IDTL (10)	IDTL (9)	IDTL (8)
R/W	-	-	-	-	-	W	W	W
初期値	-	-	-	-	-	0	0	0

アドレス 7FFCDH

ビット	7	6	5	4	3	2	1	0
名前	IDTL (7)	IDTL (6)	IDTL (5)	IDTL (4)	IDTL (3)	IDTL (2)	IDTL (1)	IDTL (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、表示する画像の表示ライン数を設定します。

設定範囲は1~1024です。

LCDコントローラ側ではリミット掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

(24) 動画制御レジスタ

アドレス 7FFFCEH (書き込み側)

ビット	7	6	5	4	3	2	1	0
名前	-	-	-	-	-	-	-	ST
R/W	-	-	-	-	-	-	-	W
初期値	-	-	-	-	-	-	-	0

このレジスタに、画像データの転送開始指令を設定します。

ビット0 画像データの転送の開始指令をしています。

ST	説明
1	画像データの転送開始を行います。
0	初期値、又は動作開始後0に戻します。

画像データの転送が完了した時点でLCDコントローラのINTOUT#端子からアクティブLOWのワンショット信号を出力します。パルス幅は約1 μ SECです。CPU側はIRQ割り込み内の処理で、次の画像データの設定及び転送開始を行う事ができます。

(25) 描画X座標始点設定レジスタ

アドレス 7FFFD0H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	DXS (9)	DXS (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFFD1H

ビット	7	6	5	4	3	2	1	0
名前	DXS (7)	DXS (6)	DXS (5)	DXS (4)	DXS (3)	DXS (2)	DXS (1)	DXS (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、描画データの X 始点座標を設定します。

設定範囲は 0~1023 です。

LCD コントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

任意の矩形塗り潰しと直線描画と共通です。

(26) 描画Y座標始点設定レジスタ

アドレス 7FFFD2H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	DYS (9)	DYS (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFFD3H

ビット	7	6	5	4	3	2	1	0
名前	DYS (7)	DYS (6)	DYS (5)	DYS (4)	DYS (3)	DYS (2)	DYS (1)	DYS (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、描画データの Y 始点座標を設定します。

設定範囲は 0~1023 です。

LCD コントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

任意の矩形塗り潰しと直線描画と共通です。

(27) 描画X座標終点設定レジスタ

アドレス 7FFFD4H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	DXE (9)	DXE (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFFD5H

ビット	7	6	5	4	3	2	1	0
名前	DXE (7)	DXE (6)	DXE (5)	DXE (4)	DXE (3)	DXE (2)	DXE (1)	DXE (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、描画データの X 終点座標を設定します。

設定範囲は 0~1023 です。

LCD コントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

任意の矩形塗り潰しと直線描画と共通です。

(28) 描画Y座標終点設定レジスタ

アドレス 7FFFD6H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	DYE (9)	DYE (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFFD7H

ビット	7	6	5	4	3	2	1	0
名前	DYE (7)	DYE (6)	DYE (5)	DYE (4)	DYE (3)	DYE (2)	DYE (1)	DYE (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタに、描画データの Y 終点座標を設定します。

設定範囲は 0~1023 です。LCD コントローラ側ではリミットは掛けていません。

レジスタはバイト又は、ワードアクセスで書き込みできます。

任意の矩形塗り潰しと直線描画と共通です。

(29) 描画色指定レジスタ

- 64/4096 色モードの場合

64/4096 色モードの場合、パレット番号を指定します。

アドレス 7FFFD9H

ビット	7	6	5	4	3	2	1	0
名前	M1	M0	P5	P4	P3	P2	P1	P0
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

- 65536 色モードの場合

アドレス 7FFFD8H

ビット	15	14	13	12	11	10	9	8
名前	R4	R3	R2	R1	R0	G5	G4	G3
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

アドレス 7FFFD9H

ビット	7	6	5	4	3	2	1	0
名前	G2	G1	G0	B4	B3	B2	B1	B0
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタは描画データの表示色を設定します。

レジスタはバイト又は、ワードアクセスで書き込みできます。

任意の矩形塗り潰し、直線描画及びハードフィル共通です。

(30) 矩形塗り潰し開始レジスタ

アドレス 7FFDAH

ビット	7	6	5	4	3	2	1	0
名前	-	-	-	-	-	-	-	ST
R/W	-	-	-	-	-	-	-	W
初期値	-	-	-	-	-	-	-	0

このレジスタに、矩形塗り潰しの開始指令を設定します。

ビット0 矩形塗り潰し描画の開始指令をしています。

ST	説明
1	矩形塗り潰しの開始を行います。
0	初期値、又は動作開始後0に戻します。

注) 動作完了時、LCDコントローラのINTOUT信号からアクティブLOWのワンショット信号を出力します。パルス幅は約1 μ SECです。

(31) 直線描画開始レジスタ

アドレス 7FFDCH

ビット	7	6	5	4	3	2	1	0
名前	-	-	-	-	-	-	-	ST
R/W	-	-	-	-	-	-	-	W
初期値	-	-	-	-	-	-	-	0

このレジスタに、直線描画の開始指令を設定します。

ビット0 直線描画の開始指令をしています。

ST	説明
1	直線描画の開始を行います。
0	初期値、又は動作開始後0に戻します。

注) 動作完了時、LCDコントローラのINTOUT信号からアクティブLOWのワンショット信号を出力します。パルス幅は約1 μ SECです。

(32) メイン画面表示領域の読み出し開始水平アドレスレジスタ

アドレス 7FFFDEH

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	MDHA (9)	MDHA (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFFDFH

ビット	7	6	5	4	3	2	1	0
名前	MDHA (7)	MDHA (6)	MDHA (5)	MDHA (4)	MDHA (3)	MDHA (2)	MDHA (1)	MDHA (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタはメイン画面表示領域の読み出し開始水平アドレスを設定します。
設定範囲は0~1023です。LCDコントローラ側ではリミットは掛けていません。
レジスタはバイト又は、ワードアクセスで書き込みできます。

このレジスタの内容は、CPUから書き込まれた時点から、次の表示フレーム開始時に反映されます。

(33) メイン画面表示領域の読み出し開始垂直アドレスレジスタ

アドレス 7FFFE0H

ビット	15	14	13	12	11	10	9	8
名前	-	-	-	-	-	-	MDVA (9)	MDVA (8)
R/W	-	-	-	-	-	-	W	W
初期値	-	-	-	-	-	-	0	0

アドレス 7FFFE1H

ビット	7	6	5	4	3	2	1	0
名前	MDVA (7)	MDVA (6)	MDVA (5)	MDVA (4)	MDVA (3)	MDVA (2)	MDVA (1)	MDVA (0)
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタはメイン画面表示領域の読み出し開始垂直アドレスを設定します。
設定範囲は0~1023です。LCDコントローラ側ではリミットは掛けていません。
レジスタはバイト又は、ワードアクセスで書き込みできます。

このレジスタの内容は、CPUから書き込まれた時点から、次の表示フレーム開始時に反映されます。

(34) 表示エリア及び書き込みエリア指定レジスタ

アドレス 7FFFE2H

ビット	7	6	5	4	3	2	1	0
名前	WR M/S	DISP BUF	DISP SAREA1	DISP SAREA0	DISP MAREA1	DISP MAREA0	WR AREA1	WR AREA0
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタはフレームバッファメモリに対して、表示を行うエリアと書き込みを行うエリア及び表示を行うバッファ領域を指定します。

CPUからの描画データ、描画機能（直線描画、矩形塗り潰し及び画像データ転送）による描画データ及びハードフィルデータは、指定されたみエリアに対して書き込みます。

ビット7

WR M/S	説明
0	メインエリアに書き込み（初期値）
1	サブエリアに書き込み

注）カメラモジュールから取り込んだ画像データは、この設定に関係なくサブエリア側に書き込まれます。

ビット6

DISP BUF	説明
0	バッファ0側を表示（初期値）
1	バッファ1側を表示

フレームバッファメモリ（SDR SDRAM）を2個搭載した場合、表示するバッファを選択します。

ビット5,4

DISP SAREA1	DISP SAREA0	説明
0	0	サブ画面の表示領域をサブエリア1に指定（初期値）
0	1	サブ画面の表示領域をサブエリア2に指定
1	0	サブ画面の表示領域をサブエリア3に指定
1	1	サブ画面の表示領域をサブエリア4に指定

ビット3,2

DISP MAREA1	DISP MAREA0	説明
0	0	メイン画面の表示領域をメインエリア1に指定（初期値）
0	1	メイン画面の表示領域をメインエリア2に指定
1	0	メイン画面の表示領域をメインエリア3に指定
1	1	メイン画面の表示領域をメインエリア4に指定

ビット1,0

WR AREA1	WR AREA0	説明
0	0	エリア1に書き込み（初期値）
0	1	エリア2に書き込み
1	0	エリア3に書き込み
1	1	エリア4に書き込み

(35) 画像データ透過機能有効無効レジスタ

アドレス 7FFFE3H

ビット	7	6	5	4	3	2	1	0
名前	-	-	-	-	-	-	-	IDPENA
R/W	-	-	-	-	-	-	-	W
初期値	-	-	-	-	-	-	-	0

このレジスタは画像データ転送時、画像データ透過色指定レジスタで指定された色を、フレームバッファメモリに書き込むかどうかの設定を行います。

ビット0

IDPENA	説明
1	画像データ透過機能有効（画像データ透過色指定レジスタで指定された色は書き込まない。）
0	画像データ透過機能無効（初期値、画像データ透過色指定レジスタで指定された色も書き込む。）

(36) 画像データ透過色指定レジスタ

アドレス 7FFFE4H

ビット	15	14	13	12	11	10	9	8
名前	R4	R3	R2	R1	R0	G5	G4	G3
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

アドレス 7FFFE5H

ビット	7	6	5	4	3	2	1	0
名前	G2	G1	G0	B4	B3	B2	B1	B0
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

このレジスタは画像データ透過色を設定します。画像データ透過機能有効無効レジスタで画像データ透過機能が有効に設定された状態で、画像データ転送を実行したとき、このレジスタに指定された色はフレームバッファメモリに書き込まない様になります。

(37) 読み込みエリア指定レジスタ

アドレス 7FFFE6H

ビット	7	6	5	4	3	2	1	0
名前	RD M/S	-	-	-	-	-	RD AREA1	RD AREA0
R/W	W	-	-	-	-	-	W	W
初期値	0	-	-	-	-	-	0	0

このレジスタはフレームバッファメモリに対して、読み込みを行うエリアを指定します。

ビット7

RD	M/S	説明
0		メインエリアから読み込み (初期値)
1		サブエリアから読み込み

ビット1,0

RD AREA1	RD AREA0	説明
0	0	エリア1から読み込み
0	1	エリア2から読み込み
1	0	エリア3から読み込み
1	1	エリア4から読み込み

(38) タッチパネルX座標取得データレジスタ

・KS-R8TPC の場合

アドレス 7FFFF0H

ビット	15	14	13	12	11	10	9	8
名前	ADB7	ADB6	ADB5	ADB4	ADB3	ADB2	ADB1	ADB0
R/W	R	R	R	R	R	R	R	R
初期値	0	0	0	0	0	0	0	0

アドレス 7FFFF1H

ビット	7	6	5	4	3	2	1	0
名前	-	-	-	-	-	-	-	-
R/W	R	R	R	R	R	R	R	R
初期値	0	0	0	0	0	0	0	0

KS-R8TPCは8bitA/D変換機能を持っており、この変換結果をKS-LTWV-CIが受け取り、レジスタへ自動格納されます。データは上位8ビットに格納されます。サンプリングスピードは約5mS~8mSで常時行われており、上記レジスタからいつでも読み出すことが出来ます。

本機能によりアナログジョイスティックやアナログタッチパネル、その他のアナログセンサ類のインターフェースを余分なハードウェア無しに実現出来ます。

・KS-R10TPC の場合

アドレス 7FFFF0H

ビット	15	14	13	12	11	10	9	8
名前	ADB9	ADB8	ADB7	ADB6	ADB5	ADB4	ADB3	ADB2
R/W	R	R	R	R	R	R	R	R
初期値	0	0	0	0	0	0	0	0

アドレス 7FFFF1H

ビット	7	6	5	4	3	2	1	0
名前	ADB1	ADB0	-	-	-	-	-	-
R/W	R	R	R	R	R	R	R	R
初期値	0	0	0	0	0	0	0	0

KS-R10TPCは10bitA/D変換機能を持っており、この変換結果をKS-LTWV-CIが受け取り、レジスタへ自動格納されます。データは上位8ビットと下位バイトの上位2ビットに格納されます。サンプリングスピードは約5mS～8mSで常時行われており、上記レジスタからいつでも読み出すことができます。

本機能によりアナログジョイスティックやアナログタッチパネル、その他のアナログセンサ類のインターフェースを余分なハードウェア無しに実現出来ます。

(39) タッチパネルY座標取得データレジスタ

・KS-R8TPCの場合

アドレス 7FFFF2H

ビット	15	14	13	12	11	10	9	8
名前	ADB7	ADB6	ADB5	ADB4	ADB3	ADB2	ADB1	ADB0
R/W	R	R	R	R	R	R	R	R
初期値	0	0	0	0	0	0	0	0

アドレス 7FFFF3H

ビット	7	6	5	4	3	2	1	0
名前	-	-	-	-	-	-	-	-
R/W	R	R	R	R	R	R	R	R
初期値	0	0	0	0	0	0	0	0

本レジスタの機能もタッチパネルX座標取得データレジスタと同じく、A/D変換結果を読み出せます。

・KS-R10TPCの場合

アドレス 7FFFF2H

ビット	15	14	13	12	11	10	9	8
名前	ADB9	ADB8	ADB7	ADB6	ADB5	ADB4	ADB3	ADB2
R/W	R	R	R	R	R	R	R	R
初期値	0	0	0	0	0	0	0	0

アドレス 7FFFF3H

ビット	7	6	5	4	3	2	1	0
名前	ADB1	ADB0	-	-	-	-	-	-
R/W	R	R	R	R	R	R	R	R
初期値	0	0	0	0	0	0	0	0

本レジスタの機能もタッチパネルX座標取得データレジスタと同じく、A/D変換結果を読み出せます。

(40) PWM周波数設定レジスタ

アドレス 7FFFF6H

ビット	15	14	13	12	11	10	9	8
名前	PF15	PF14	PF13	PF12	PF11	PF10	PF9	PF8
R/W	W	W	W	W	W	W	W	W
初期値	0	0	1	0	0	0	0	0

アドレス 7FFFF7H

ビット	7	6	5	4	3	2	1	0
名前	PF7	PF6	PF5	PF4	PF3	PF2	PF1	PF0
R/W	W	W	W	W	W	W	W	W
初期値	0	0	1	1	1	0	0	1

PWMの周波数を設定します。以下の計算式でこのレジスタにセットする値を求めます。

$$\begin{aligned} \text{レジスタ値} &= (\Phi / \text{PWM周波数}) - 1 \\ \Phi &= 4.125\text{MHz} \end{aligned}$$

例えば、PWM周波数を500Hzに設定したい場合は、

$$\text{レジスタ値} = (4.125\text{MHz} / 500\text{Hz}) - 1 = 8249 \text{ (小数点以下切捨て)}$$

8249をレジスタに設定して下さい。

レジスタの初期値は8249でPWM周波数を500Hzとしています。

設定範囲は1 (PWM周波数 約2.1MHz) から65534 (PWM周波数 約63Hz) です。

(41) PWM ON幅設定レジスタ

アドレス 7FFFF8H

ビット	15	14	13	12	11	10	9	8
名前	PW15	PW14	PW13	PW12	PW11	PW10	PW9	PW8
R/W	W	W	W	W	W	W	W	W
初期値	0	0	1	0	0	0	0	0

アドレス 7FFFF9H

ビット	7	6	5	4	3	2	1	0
名前	PW7	PW6	PW5	PW4	PW3	PW2	PW1	PW0
R/W	W	W	W	W	W	W	W	W
初期値	0	0	1	1	1	0	1	0

PWMのON幅を設定します。以下の計算式でこのレジスタにセットする値を求めます。

$$\text{レジスタ値} = ((\text{PWM周波数設定レジスタ} + 1) * \text{ON幅}[\%]) / 100$$

例えば、PWM周波数 500HzでON幅を100%に設定したい場合は、

$$\text{レジスタ値} = ((8249 + 1) * 100\%) / 100 = 8250 \text{ (小数点以下切捨て)}$$

8250をレジスタに設定して下さい。

レジスタの初期値は8250でPWM周波数が500HzでON幅が100%としています。

(42) コントロールレジスタ3 (DCR3)

アドレス 7FFFFBH (書き込み側)

ビット	7	6	5	4	3	2	1	0
名前	-	-	OSCH	LVDS	SELFREF	U/D	R/L	BLI
R/W	-	-	W	W	W	W	W	W
初期値	-	-	0	0	0	0	0	1

DCR3は、液晶の表示制御、バックライトのON/OFF制御、SDRAMのセルフリフレッシュ制御及び省電力制御を行います。

ビット5 内蔵オシレータの制御を行います。

レジスタ 設定	説明
OSCH	
0	内蔵オシレータをイネーブルにする。(初期値)
1	内蔵オシレータをディセーブルにする。

イネーブル状態の場合、OSCCLK端子 (B1ピン) から、周波数2.08MHzのクロック信号を出力しています。ディセーブル状態にした場合、出力OFF (High又はLow固定) になります。

ビット4 LVDS出力の制御を行います。

レジスタ 設定	説明
LVDS	
0	LVDSを出力する。(初期値)
1	LVDSをOFFにする。

LVDSをOFFにした場合、LVDS出力はハイインピーダンス状態になります。

ビット3 SDRAMのセルフリフレッシュ制御を行います。

レジスタ 設定	説明
SELFREF	
0	セルフリフレッシュモード状態であれば、通常状態に復帰
1	通常状態であれば、セルフリフレッシュモードに移行

ビット2,1 表示の向きをコントロールします。

レジスタ設定値		表示切替出力信号		表示方向 説明
U/D	R/L	U/D	R/L	
0	0	0	0	使用される液晶のデータシートを御参照下さい。
0	1	0	1	
1	0	1	0	
1	1	1	1	

ビット0

レジスタ 設定	出力信号	説明
BLI	BLEN	
0	1	バックライト消灯。
1	0	バックライト点灯。

・BLIビットを0にセットした場合、PWM出力はLOW固定となります。

(43) コントロールレジスタ1 (DCR1)

アドレス 7FFFFCH (書き込み側)

ビット	7	6	5	4	3	2	1	0
名前	MODE	BLK2	BLK1	PEE	BK1	BK0	FR1	FR0
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

DCR1は、エリア内にある2ページの前景／背景の設定、透過表示制御、ブリンク1, 2の制御を行います。

ビット7

MODE	説明
0	4096色中64色モード。
1	65536色モード。

ビット6,5

BLK2	BLK1	説明
0		ブリンク2無効。
1		ブリンク2有効。
	0	ブリンク1無効。
	1	ブリンク1有効。

注) ブリンク2は1に比べて高速点滅が可能です。

ブリンクの点滅周期は、以下の通りです。

ブリンク1点滅周期 . . . 約1秒

ブリンク2点滅周期 . . . 約0.5秒

ビット4

PEE	説明
0	透過表示無効。
1	透過表示有効。

注) 4096色中64色モードのみ。透過表示は同じエリア内のページ同士の組み合わせとなります。違うエリアのページを透過表示することはできません。

ビット3,2

BK1	BK0	説明
0	0	背景ページはPage0。
0	1	背景ページはPage1。
1	0	無効設定。
1	1	無効設定。

ビット1,0

FR1	FR0	説明
0	0	前景ページはPage0。
0	1	前景ページはPage1。
1	0	無効設定。
1	1	無効設定。

(44) コントロールレジスタ2 (DCR2)

アドレス 7FFFFDH (書き込み側)

ビット	7	6	5	4	3	2	1	0
名前	-	-	-	-	RFB1	RFBO	WFB1	WFBO
R/W	W	W	W	W	W	W	W	W
初期値	0	0	0	0	0	0	0	0

DCR2は、エリア内にある2ページの書き込みページ及び読み込みページを指定します。また、フレームバッファメモリ (SDR SDRAM) を2個搭載の場合、書き込みバッファ及び読み込みバッファを指定します。

ビット3,2

RFB1	RFB0	説明
0	0	読み込みバッファをバッファ0、読み込みページをPage0に設定。(初期値)
0	1	読み込みバッファをバッファ0、読み込みページをPage1に設定。
1	0	読み込みバッファをバッファ1、読み込みページをPage0に設定。
1	1	読み込みバッファをバッファ1、読み込みページをPage1に設定。

64色/4096色モード時の場合、RFB1と0ビットで指定します。

65536色モードの場合、RFB1ビットで読み込みバッファを指定します。

ビット1,0

WFB1	WFB0	説明
0	0	書き込みバッファをバッファ0、書き込みページをPage0に設定。(初期値)
0	1	書き込みバッファをバッファ0、書き込みページをPage1に設定。
1	0	書き込みバッファをバッファ1、書き込みページをPage0に設定。
1	1	書き込みバッファをバッファ1、書き込みページをPage1に設定。

64色/4096色モードの場合、指定された書き込みバッファ及び書き込みページに対して、CPUからの描画データ、LCDC内部からの描画データ及びハードフィルデータを書き込みます。

LCDC内部からの描画データとは以下の描画の事です。

- ・ 直線の描画
- ・ 任意の矩形塗り潰し

65536色モードの場合、指定された書き込みバッファに対して、CPUからの描画データ、LCDC内部からの描画データ、画像データ及びハードフィルデータを書き込みます。

カメラ画像データの書き込み先バッファは、カメラ画像書き込みバッファ及びエリア指定レジスタで指定して下さい。

(45) ハードフィルコマンドレジスタ (CFCR)

アドレス 7FFFFFFH

ビット	7	6	5	4	3	2	1	0
名前	-	-	-	-	-	CWR BUSY	FIFO EMP	BUSY
R/W	-	-	-	-	-	R	R	R/W
初期値	-	-	-	-	-	0	1	0

64色/4096色モード時、描画色指定レジスタに格納されているパレット番号で、カラーパレット レジスタから色データを選択し、そのデータを用いてDCR2のWFBビットで指定されたバッファ及びページのフレームバッファを満たします。

65536色モード時、描画色指定レジスタに格納されている表示色で、DCR2のWFBビットで指定されたフレームバッファを満たします。

また、表示エリア及び書き込みエリア指定レジスタで指定された書き込みエリアに対して行われます。

実施方法は、本レジスタに任意データで書き込むだけです。

ビット2 (CWRBUSY)

このビットは、カメラモジュールから取り込んだデータをフレームバッファメモリに書き込み中かどうかを表します。書き込み中は1がセットされます。

ビット1 (FIFOEMP)

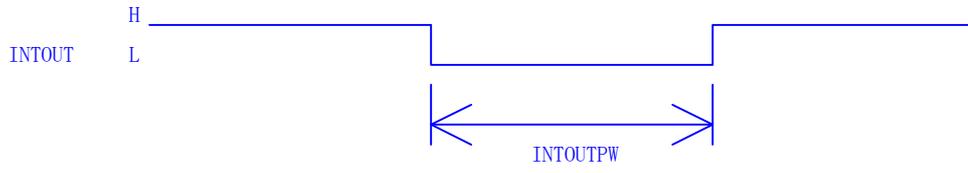
このビットは、LCDコントローラ内の書き込み用FIFOが空かどうかを表します。空の場合1がセットされます。

(注意)

本コマンド実施直後に、フレームバッファへ書き込みを行った場合は、正常に書き込みが行えません。少なくとも50mS以上待つか、またはビット0が1から0に変わったのを確認してから次の書き込み動作へ移ってください。(ビット0はBUSYビットで、ハードフィルコマンド発行直後に1が読み出され、終了時に0に戻ります) また、ハードフィル動作中、他の描画機能(直線描画機能、任意の矩形塗り潰し描画機能、画像データ転送機能及びカメラ画像表示機能)も実行しないで下さい。

本LCDコントローラに、INTOUTピンを設けています。ハードフィル完了後、このピンから、下図のように、アクティブLOWの信号を出力しています。

なお、信号のLOW幅(INTOUTPW)ですが、約1水平時間(約31.2 μ sec)としています。この信号をCPUのIRQ(割り込み)ポートに接続する事により、ハードフィルの完了を割り込みで検出する事ができます。



17. 設計上の注意

1) 電源投入時

本 LCD コントローラは、デバイス内部にあるフラッシュメモリから SRAM にコンフィギュレーションデータを転送して実行するタイプです。電源投入後、リセットが解除されてから直に動作を開始します。

1 8. 取り扱い上の注意

1) 運搬

デバイスおよび包装は丁寧に取り扱い、投げたり、落としたりしないでください。デバイスを破損させる原因になります。運搬上においても、できるだけ機械的振動や衝撃を与えないよう、十分注意してください。

また、マガジンなどの帯電防止剤の効果やデバイス本体への悪影響を与えますので、降雨時や降雪時には、水に濡らさぬよう十分注意してください。

2) 保管

- ① 水漏れの可能性のある場所や直射日光の当たる場所では保管しないようにしてください。(特に、降雨時や降雪時には注意してください。)
- ② 包装箱を逆さにしたり、横に倒した状態で積み重ねないでください。
- ③ 保管場所の周囲環境条件(温度と湿度)は、常温常湿状態(5~35℃、40~75%)を目安としてください。
- ④ 有毒ガス(特に腐食性ガス)の発生する場所や塵埃の多い所では、保管しないでください。
- ⑤ 保管時に急激な温度変化が生じると結露が生じ、リードの酸化、腐食などが発生しはんだ濡れ性が悪くなりますので温度変化の少ない場所に保管してください。
- ⑥ デバイスを包装から取り出した後、再び保管する場合、帯電防止処理された収納容器を使用してください。
- ⑦ 保管時は、デバイスに直接荷重をかけないようにしてください。
- ⑧ 通常の保管状態で長時間(2年以上)経過した場合には、使用前に、半田付け性および電気的特性の確認をすることを推奨いたします。

3) 検査

(1) アース

- ① 床、作業台、コンベア、フロアマットなどは静電気の蓄積が起こらないように、しっかりアースしてください。特に、デバイスが直接接触する作業台、床の帯電防止マット(100k~100MΩ/cm²)は必ずアースしてください。
- ② 測定機器、治具およびはんだゴテなどは必ずアースしてください。
- ③ 作業者は帯電防止加工作業衣を着用し、アースリングやアースバンドで人体をアースしてください。また、アースリングやアースバンドは、0.5~1.0MΩ程度の抵抗を介してアースに接続してください。

(2) 漏電

使用する検査電気設備および半導体デバイスが組み込まれたシステムの漏電は、作業者の保安上からも望ましくありません。半導体デバイスにとって電気的破壊の

一因にもなりますのでテスタ、カーブトレーサおよびシンクロスコープなどの測定設備およびはんだゴテなどが直接デバイスに触れる設備は、漏電がないことを確認の上アースを取ってください。

(3) 検査の順序

- ① デバイスを検査する前に、上記のアース、漏電に関して確認してください。なお、デバイスへの電圧印加は治具などに挿入した後に行ってください。この際、急激な電源立ち上げ、立ち下げはさけてください。
- ② デバイスの検査終了後は、デバイスへの印加電圧を **OFF** した後に治具より取り出してください。電源を **ON** のまま取り出すとデバイスの劣化、破損を招く場合があります。

(4) 感電

電氣的測定の場合、デバイスのリードや配線、端子、外圍器、放熱板などから感電する可能性がありますので、電氣的投入中の人体との接触はさけてください。

4) ESD (静電気放電による劣化・破壊)

デバイス単体でのハンドリング時は、静電気が発生しにくい環境で、作業者は帯電防止衣服を着用し、デバイスが直接接触する容器などは帯電防止材料を使用の上、 $0.5\sim 1.0\text{M}\Omega$ の保護抵抗を介してアースするなどの注意が必要です。

(1) 作業環境の管理

- ① 湿度が下がると摩擦などにより、静電気が帯電しやすくなります。湿度は防湿包装製品の開封後の吸湿も考慮し、 $40\sim 60\%$ を推奨します。
- ② 作業領域内に設備された装置、治具などは、アースしてください。
- ③ 作業領域内の床は導電性マットを敷くなどして、床面を静電気防止 (表面抵抗率 $10^4\sim 10^8\Omega/\text{sq}$ 、表面・アース間抵抗 $7.5\times 10^5\sim 10^8\Omega/\text{sq}$) しアースしてください。
- ④ 作業台表面は導電性マット (表面抵抗率 $10^4\sim 10^8\Omega/\text{sq}$ 、表面・アース間抵抗 $7.5\times 10^5\sim 10^8\Omega/\text{sq}$) などで静電気拡散性 (抵抗成分をもつもの) とし、アースをしてください。作業台表面は帯電したデバイスが直接接触した場合、低抵抗で急激に放電が生じる金属表面にはしないでください。
- ⑤ 自動化装置を使用した場合には、以下の点に注意してください。
 - (a) IC パッケージ表面をバキュームでピックアップする場合には、ピックアップの先端に導電性ゴムを使用し帯電防止してください。
 - (b) IC パッケージ表面への摩擦はできるだけ小さくしてください。機構上で避けられない場合は、摩擦面を小さくするか、摩擦係数、電気抵抗の小さな素材およびイオナイザーの使用も検討してください。
 - (c) デバイスのリード端子との接触部には静電気消散性素材を使用してください。
 - (d) デバイスに帯電体 (作業服、人体など) が接触しないようにしてください。

-
- (e) テープキャリアは、テープの接触する部分に低抵抗素材を用いてあるものを使用してください。
- (f) 工程内で使用する治工具はデバイスに接触しないようにしてください。
- (g) パッケージ帯電を伴う工程では、イオナイザーを用いてイオン中和を行ってください。
- ⑥ 作業領域内での CRT の表面は VDT フィルタなどで帯電防止し、作業中の ON/OFF はできるだけ避けてください。デバイスなどへの電界誘導の原因になります。
- ⑦ 作業領域内の帯電電位は定期的に測定して帯電のないことを確認してください。
- ⑧ 作業椅子は、帯電防止繊維製カバーをし、接地チェーンにより床面に接地してください。(座面・接地チェーン間抵抗 $7.5 \times 10^5 \sim 10^{12} \Omega / \text{sq}$)
- ⑨ 保管棚表面には静電防止マットを設置してください。
(表面抵抗率 $10^4 \sim 10^8 \Omega / \text{sq}$ 、表面・アース間抵抗 $7.5 \times 10^5 \sim 10^8 \Omega / \text{sq}$)
- ⑩ デバイスの搬送および一時保管に用いる入れ物(箱や治具、袋など)には静電気消散性材料または静電防止材料を用いたものを使用してください。
- ⑪ 台車は、製品梱包材と接触する面には静電気導電性の材料を用い、接地チェーンにより床面に接地してください。
(座面・接地チェーン間抵抗 $7.5 \times 10^5 \sim 10^{10} \Omega / \text{sq}$)
- ⑫ 静電管理領域には、静電気対策専用の接地線を設けてください。その接地線は送電回路の接地線(第3種以上)または地中接地線を使用してください。なお、可能な際は装置類のアースとの分離接地を推奨します。
- (2) 作業時の注意点
- ① 作業者は静電気防止服と導電靴(またはヒールストラップ、レッグストラップ)を着用してください。
- ② 作業者はリストストラップを着け、 $1M\Omega$ 程度の抵抗を通してアースしてください。
- ③ はんだゴテはコテ先をアースし、低電圧(6V~24V)のものを使用してください。
- ④ デバイス端子と接触する可能性のあるピンセットは静電気防止用のものを使用し、できるだけ金属ピンセットの使用は避けてください。帯電したデバイスが低抵抗で急激に放電する原因となります。バキュームピンセットを用いる場合、先端には導電性吸着パットを用い静電気対策専用の接地線にアースしてください。(抵抗率 $10^4 \sim 10^{10} \Omega$)
- ⑤ デバイスまたはその収容容器は、高電界発生部(CRT 上など)の近くには置かないでください。
- ⑥ 半導体デバイスを実装した基板は間隔を開けて帯電防止したボード入れに置く

などして、直接重ね合わせないようにしてください。摩擦帯電および放電が生じる原因となります。

- ⑦ 静電気管理領域に持ち込む物品（クリップボードなど）は、極力帯電防止材料を使用したものにしてください。
- ⑧ 人間が直接デバイスの触れるときは極力静電気対策された指サック、グローブなどを着用してください。（抵抗率は $10^8 \Omega$ 以下）
- ⑨ デバイスの近くに装置類の安全カバーを設けるときは $10^9 \Omega$ 以下の抵抗値のものにしてください。
- ⑩ リストストラップが使用できないとき、およびデバイスを摩擦する可能性があるときはイオナイザーを使用してください。

5) 廃棄上の注意

デバイスおよび包装材の廃棄については、環境問題上、排出業者自らが適正に処理することを法律で規制しておりますので、それら規制を遵守されるようにしてください。

1 9. 使用環境に関する注意

1) 温度環境

一般に半導体部品は、他の機構部品などに比べ温度に対して敏感です。各種の電気的な特性は使用温度によって制限されますので、あらかじめ温度特性を把握してディレーティングを考慮した設計を盛り込む必要があります。また、動作保証範囲外で使用されますと、電気的特性が保証されないばかりでなくデバイスの劣化を早めます。

2) 湿度環境

モールドされたデバイスの場合、その気密性は完全ではありません。従って、高湿度環境での長期使用は、内部への水分浸入により半導体チップの劣化や故障を引き起こす場合があります。

また、通常のプリント基板では、高湿度環境で配線間のインピーダンスが低下する可能性があります。高い信号源インピーダンスを持つシステムでは、これら基板リークやデバイスのピン間リークが誤動作の原因になります。このような場合には、デバイス表面に防湿処理の検討をしてください。一方、低湿度ですと静電気の放電による損傷が問題となりますので、特に防湿処理をしない限り 40~60%の湿度範囲で使用してください。

3) 腐食性ガス

腐食性ガスによりデバイスが反応し、特性を劣化させることもありますので使用に関して注意が必要です。

例えば、デバイス近傍のゴムは硫黄を含む硫化ガスが発生（高湿度においては結露）して、リードの腐食およびリード間に化学反応が起き、異物が形成されリークを生じる場合があります。

4) 放射線／宇宙線

一般のデバイスは、耐放射線や耐宇宙線の設計がなされていません。従って、宇宙機器や放射線の発生する環境では、放射線や宇宙線を防止する遮蔽の設計が必要です。

5) 強電界／強磁界

デバイスは強磁界にさらした場合、プラスチック材料や IC チップ内部の分極現象によりインピーダンス変化やリーク電流の増加などの異常現象が起こります。

テレビの偏向ヨークの近傍に LSI を実装したことにより、誤動作を起こしたという事例もあります。このような場合には、実装場所の変更や／磁界シールドが必要です。特に、交番磁界環境では、起電力が発生するため磁気シールドが必要です。

6) 振動／衝撃／応力

デバイスの内部が中空になったキャノンタイプやセラミック封止のデバイスは、内部の結線ワイヤーが非固定のため、振動、衝撃に弱い構造となっています。しかしながら、実際のセットにおいては、はんだ付け部分や接続部分などに振動、衝撃または

応力が加わり断線にいたるケースが散見されますので、振動の多い機器では、機構設計に注意が必要です。また、パッケージを介して半導体チップに応力が加わった場合、ピエゾ効果によりチップ内部の抵抗変化が起こることが知られています。アナログ回路では、パッケージに対する応力にも気をつける必要があります。特に、強い振動、衝撃または応力が加わりますと、パッケージまたはチップのクラック発生が起こります。

7) 外乱光（紫外線、太陽光、蛍光灯、ランプなど）

半導体デバイスに光を与えますと光電効果により、起電圧が発生し誤動作を起こす場合があります。特に、内部のチップが見えるデバイスについては、より影響度が高いので、外乱光が入射しない設計にしてください。光半導体や EP-ROM 以外でも影響がありますので、注意が必要です。

8) 塵埃／油

腐食性ガスと同様に、塵埃または油にてデバイスと化学反応する場合がありますので、デバイスの特性に影響を与える、塵埃・油などが付着しない環境にてご使用願います。光デバイスの場合、上記に加え光学特性に影響が現れますので設計の際に、特に注意が必要です。

9) 発煙／発火

半導体デバイスやモジュール化したデバイスは、不燃性ではありませんので、燃焼する場合があります。また、その際に毒性を持ったガスが発生する恐れがあります。従って、炎・発熱体および発火物・引火物の近くでは使用しないでください。

20. 実装方法について

LCD コントローラ及びタッチパネルコントローラのリフロー条件を、下記に示します。
詳細は、弊社 営業にお問い合わせ下さい。

1) LCD コントローラ KS-LTWV-CI

リフローのピーク温度及びピーク温度の時間は、以下の条件でお願い致します。

- ・ ピーク温度 . . . 260°C (+0/-5°C)
- ・ ピーク温度の 5°C 以内の時間 (255°C~260°C) . . . 30 秒

2) タッチパネルコントローラ KS-R8TPC 又は KS-R10TPC

リフローのピーク温度及びピーク温度の時間は、以下の条件でお願い致します。

- ・ ピーク温度 . . . 260°C Max
- ・ ピーク温度の 5°C 以内の時間 (255°C~260°C) . . . 16 秒 Max

付録 1. カメラモジュールレジスタ設定値

QVGA サイズ表示の場合の設定値と、CIF サイズ表示の場合の設定値を記載しています。

それぞれ、以下の構造体定義になっています。最初のパラメータはカメラモジュール内のレジスタアドレス、2 番目のパラメータがレジスタに書き込む値になっています。

```
typedef const struct camera_tabel {  
    unsigned char ucregaddr;  
    unsigned char ucregdt;  
} CAMERATAB;
```

レジスタの詳細に関しましては、CMOS カメラモジュールメーカーのデータシートなどを御参照下さい。

(1) QVGA サイズ表示の設定値

/******

構造体名

camera_qvga_tab

引数

なし

戻り値

なし

説明

カメラモジュール(OV7670+FIFO)の初期設定用テーブル

改定履歴

参考

日昇テクノロジー STM32 サンプルソース (Sensor_config.h)

設定値について

日昇テクノロジーのサンプル設定値から
アドレス 0x32 (HREF レジスタ) の値のみ
変更


```
CAMERATAB camera_qvga_tab[] = {
```

```
/*メヤツホエ OV7670 QVGA RGB565 イホ *
```

```
{0x3a, 0x04}, //
```

```
{0x40, 0x10},
```

```
{0x12, 0x14},
```

```
//オリジナル {0x32, 0x80},
```

```
{0x32, 0x90},
```

```
{0x17, 0x16},
```

{0x18, 0x04}, //5
{0x19, 0x02},
{0x1a, 0x7b}, //0x7a,

{0x03, 0x06}, //0x0a,
{0x0c, 0x0c},
{0x15, 0x02},
{0x3e, 0x00}, //10
{0x70, 0x00},
{0x71, 0x01},
{0x72, 0x11},
{0x73, 0x09}, //

{0xa2, 0x02}, //15
{0x11, 0x00},
{0x7a, 0x20},
{0x7b, 0x1c},
{0x7c, 0x28},

{0x7d, 0x3c}, //20
{0x7e, 0x55},
{0x7f, 0x68},
{0x80, 0x76},
{0x81, 0x80},

{0x82, 0x88},
{0x83, 0x8f},
{0x84, 0x96},
{0x85, 0xa3},
{0x86, 0xaf},

{0x87, 0xc4}, //30
{0x88, 0xd7},
{0x89, 0xe8},
{0x13, 0xe0},

{0x00, 0x00}, //AGC

{0x10, 0x00},
{0x0d, 0x00},
{0x14, 0x20}, //0x38, limit the max gain
{0xa5, 0x05},
{0xab, 0x07},

{0x24, 0x75}, //40
{0x25, 0x63},
{0x26, 0xA5},
{0x9f, 0x78},
{0xa0, 0x68},

{0xa1, 0x03}, //0x0b,
{0xa6, 0xdf}, //0xd8,
{0xa7, 0xdf}, //0xd8,
{0xa8, 0xf0},
{0xa9, 0x90},

{0xaa, 0x94}, //50
{0x13, 0xe5},
{0x0e, 0x61},
{0x0f, 0x4b},
{0x16, 0x02},

{0x1e, 0x27}, //0x07,
{0x21, 0x02},
{0x22, 0x91},
{0x29, 0x07},
{0x33, 0x0b},

{0x35, 0x0b}, //60
{0x37, 0x1d},
{0x38, 0x71},
{0x39, 0x2a},

{0x3c, 0x78},

{0x4d, 0x40},
{0x4e, 0x20},
{0x69, 0x5d},
{0x6b, 0x40}, //PLL
{0x74, 0x19},
{0x8d, 0x4f},

{0x8e, 0x00}, //70
{0x8f, 0x00},
{0x90, 0x00},
{0x91, 0x00},
{0x92, 0x00}, //0x19, //0x66

{0x96, 0x00},
{0x9a, 0x80},
{0xb0, 0x84},
{0xb1, 0x0c},
{0xb2, 0x0e},

{0xb3, 0x82}, //80
{0xb8, 0x0a},
{0x43, 0x14},
{0x44, 0xf0},
{0x45, 0x34},

{0x46, 0x58},
{0x47, 0x28},
{0x48, 0x3a},
{0x59, 0x88},
{0x5a, 0x88},

{0x5b, 0x44}, //90
{0x5c, 0x67},
{0x5d, 0x49},

{0x5e, 0x0e},

{0x64, 0x04},

{0x65, 0x20},

{0x66, 0x05},

{0x94, 0x04},

{0x95, 0x08},

{0x6c, 0x0a},

{0x6d, 0x55},

{0x4f, 0x80},

{0x50, 0x80},

{0x51, 0x00},

{0x52, 0x22},

{0x53, 0x5e},

{0x54, 0x80},

//{0x54, 0x40}, //110

{0x6e, 0x11}, //100

{0x6f, 0x9f}, //0x9e for advance AWB

{0x55, 0x00}, //チチカネ

{0x56, 0x40}, //カヤアネカネ

{0x57, 0x80}, //0x40, change according to Jim's request

{0xFF, 0xFF}

};

(2) CIF サイズ表示の設定値

構造体名

camera_cif_tab

引数

なし

戻り値

なし

説明

カメラモジュール(OV7670+FIFO)の初期設定用テーブル

改定履歴

参考

日昇テクノロジー STM32 サンプルソース (Sensor_config.h)

設定値について

日昇テクノロジーのサンプル設定値から
CIF (352×288) サイズに設定したテーブル

```
CAMERATAB camera_cif_tab[] = {
```

```
    /*ヤマツホエ OV7670 CIF RGB565 16bit */
```

```
    {0x3a, 0x04}, //
```

```
    {0x40, 0x10},
```

```
    {0x12, 0x24},          //CIF
```

```
//オリジナル    {0x32, 0x80},
```

```
    {0x32, 0x86},
```

```
    {0x17, 0x15},
```

```
    {0x18, 0x0c},
```

```
    {0x19, 0x03},
```

{0x1a, 0x7b},

{0x03, 0x02}, //0x0a,
{0x0c, 0x08},
{0x15, 0x02},
{0x3e, 0x11}, //10
{0x70, 0x3a},
{0x71, 0x35},
{0x72, 0x11},
{0x73, 0xf1}, //

{0xa2, 0x02}, //15
{0x11, 0x00},
{0x7a, 0x20},
{0x7b, 0x1c},
{0x7c, 0x28},

{0x7d, 0x3c}, //20
{0x7e, 0x55},
{0x7f, 0x68},
{0x80, 0x76},
{0x81, 0x80},

{0x82, 0x88},
{0x83, 0x8f},
{0x84, 0x96},
{0x85, 0xa3},
{0x86, 0xaf},

{0x87, 0xc4}, //30
{0x88, 0xd7},
{0x89, 0xe8},
{0x13, 0xe0},
{0x00, 0x00}, //AGC

{0x10, 0x00},

{0x0d, 0x00},
{0x14, 0x20}, //0x38, limit the max gain
{0xa5, 0x05},
{0xab, 0x07},

{0x24, 0x75}, //40
{0x25, 0x63},
{0x26, 0xA5},
{0x9f, 0x78},
{0xa0, 0x68},

{0xa1, 0x03}, //0x0b,
{0xa6, 0xdf}, //0xd8,
{0xa7, 0xdf}, //0xd8,
{0xa8, 0xf0},
{0xa9, 0x90},

{0xaa, 0x94}, //50
{0x13, 0xe5},
{0x0e, 0x61},
{0x0f, 0x4b},
{0x16, 0x02},

{0x1e, 0x27}, //0x07,
{0x21, 0x02},
{0x22, 0x91},
{0x29, 0x07},
{0x33, 0x0b},

{0x35, 0x0b}, //60
{0x37, 0x1d},
{0x38, 0x71},
{0x39, 0x2a},
{0x3c, 0x78},

{0x4d, 0x40},

{0x4e, 0x20},
{0x69, 0x5d},
{0x6b, 0x40}, //PLL
{0x74, 0x19},
{0x8d, 0x4f},

{0x8e, 0x00}, //70
{0x8f, 0x00},
{0x90, 0x00},
{0x91, 0x00},
{0x92, 0x00}, //0x19, //0x66

{0x96, 0x00},
{0x9a, 0x80},
{0xb0, 0x84},
{0xb1, 0x0c},
{0xb2, 0x0e},

{0xb3, 0x82}, //80
{0xb8, 0x0a},
{0x43, 0x14},
{0x44, 0xf0},
{0x45, 0x34},

{0x46, 0x58},
{0x47, 0x28},
{0x48, 0x3a},
{0x59, 0x88},
{0x5a, 0x88},

{0x5b, 0x44}, //90
{0x5c, 0x67},
{0x5d, 0x49},
{0x5e, 0x0e},
{0x64, 0x04},
{0x65, 0x20},

```
{0x66, 0x05},
{0x94, 0x04},
{0x95, 0x08},
{0x6c, 0x0a},
{0x6d, 0x55},

{0x4f, 0x80},
{0x50, 0x80},
{0x51, 0x00},
{0x52, 0x22},
{0x53, 0x5e},
{0x54, 0x80},

//{0x54, 0x40}, //110

{0x6e, 0x11}, //100
{0x6f, 0x9f}, //0x9e for advance AWB
{0x55, 0x00}, //チチカネ
{0x56, 0x40}, //カヤアネカネ
{0x57, 0x80}, //0x40, change according to Jim's request

{0xFF, 0xFF}
};
```