
SH-2 (SH7085) CPU ボード

CPU-361L-TE

取り扱い説明書 (初版)

2014/2

目次

■安全上のご注意	
・安全上のご注意	・・・ P3
・実装、組み込み、 ソフト設計上のご注意	・・・ P5
・保証、免責事項	・・・ P7
■製品の概要、特長	
1. 添付品	・・・ P8
2. 基板各部コネクタ の名称とはたらき	・・・ P8
3. 使用目的、用途	・・・ P9
4. 主な特長	・・・ P10
■基本仕様	
1. 電氣的仕様	・・・ P11
2. ショートピン、スイッチ等仕様	・・・ P12
3. CN1 信号表	・・・ P13
4. CN2 信号表	・・・ P14
5. CN3 信号表	・・・ P15
6. CN4 信号表	・・・ P16
7. CN8 信号表	・・・ P16
8. CN12 信号表	・・・ P16
9. アドレスマップ	・・・ P17
10. 周辺部品の選定、及び準備	・・・ P18
11. 本製品に関する技術資料	・・・ P18
付録 1. ボード寸法図	・・・ P19

■ 安全上のご注意

本装置（基板）をお使いになる人や機器へ実装される人への危害、財産への損害を未然に防止するため、必ずお守りいただくことを次のように説明しています。

- 表示内容を見逃して、誤った使い方や機器への実装を行ったときに生じる危害や損害の程度を、次の表示で区分し、説明しています。



この表示欄は「死亡または重傷などを負う危険が切迫して生じることが想定される」内容です。



この表示欄は「死亡または重傷などを負う可能性が想定される」内容です。



この表示欄は「傷害を負う可能性または物的損害のみが発生する可能性が想定される」内容です。

- お守りいただく内容の種類を、次の絵表示で区分し、説明しています。
（下記は絵表示の一例です）



このような絵表示は、してはならない「禁止」内容です。



このような絵表示は、必ず実行していただく「強制」内容です。



LCD が破損し、液晶が漏れた場合には液晶を吸い込んだり飲んだりしないで下さい。もし、手や衣服等についた場合にはアルコール等で拭き取り、充分水洗いをしてください。



警告



電源装置は必ず本マニュアルに沿った定格のものを使用してください。焼損、火災などの原因となります。



設置に際しては、風通しの良い場所、および水濡れなどの危険性が無い場所を選定してください。感電、漏電、焼損、火災などの原因となります。

■ 実装、組み込み、ソフト設計上のご注意

本項は、CPU-361L-TE をお客様の装置へ実装、組み込みされる場合の注意事項を述べています。

プリント基板取り付け

- LSI 搭載部には外圧が加わることのないように取り付けて下さい。
- プリント基板等には、そり・ねじれが加わることのないように取り付けて下さい。

静電気に対するご注意

- CMOS-IC を使用しているため、取り扱い時には十分な静電気対策を行ってください。
- 取り扱い作業の方には人体アース等の配慮をお願いします。例えばアースバンドの使用等をお勧めします。

取り扱い上のご注意

- 湿度の高いところに長時間置かないで下さい。とくに 40°C以上の時には湿度が高くなるようにご注意願います。

動作上のご注意

- 本 CPU ボードは、KS-LTWV-CI EVALUATION BOARD 用に製作したボードです。この CPU ボードには、LCD コントローラ周辺回路は搭載しておりません。
- 仕様規格外の条件で使用すると、寿命劣化を早めたりすることがありますので必ず規格内でご使用ください。

保存上のご注意

- プリント基板単品で保管する際は、LSIに他のものが当たらないようにご注意ください。

Micro SD のご注意

本ボードに Micro SD カードコネクタを搭載しています。御客様にて本ボードを再販される場合、ライセンス費用が発生するので、御注意ください。御客様でボードを起こされた場合も同様です。

■ 保証、免責事項

保証

- 本製品は、量産などの目的から、性能ならびに信頼性を保証するために、お客様と納入仕様書を交わす場合があります。納入仕様書に記載された事項について保証いたします。
- 独自に改造された場合は、保証をいたしかねますので、ご注意ください。

免責事項

下記の場合は製品および製品に起因して生じた事故、損傷について弊社では責任を負いかねますのでご了承ください。

- 本取り扱い説明書に規定された値を越えて使用した場合。
- 弊社が納入した製品以外の他社製品が原因で弊社の製品が故障したり、損傷を受けた場合。
- 弊社が指定した以外の補修用部品の使用による保守および修理がおこなわれた場合。
- 本取り扱い説明書に記載されている注意事項や操作方法を守らなかった場合。
- 本取り扱い説明書に記載されている電源、設置環境など本装置の使用条件を逸脱した周囲条件で使用した場合。
- 火災、地震、水害、落雷などの天災に起因する場合。

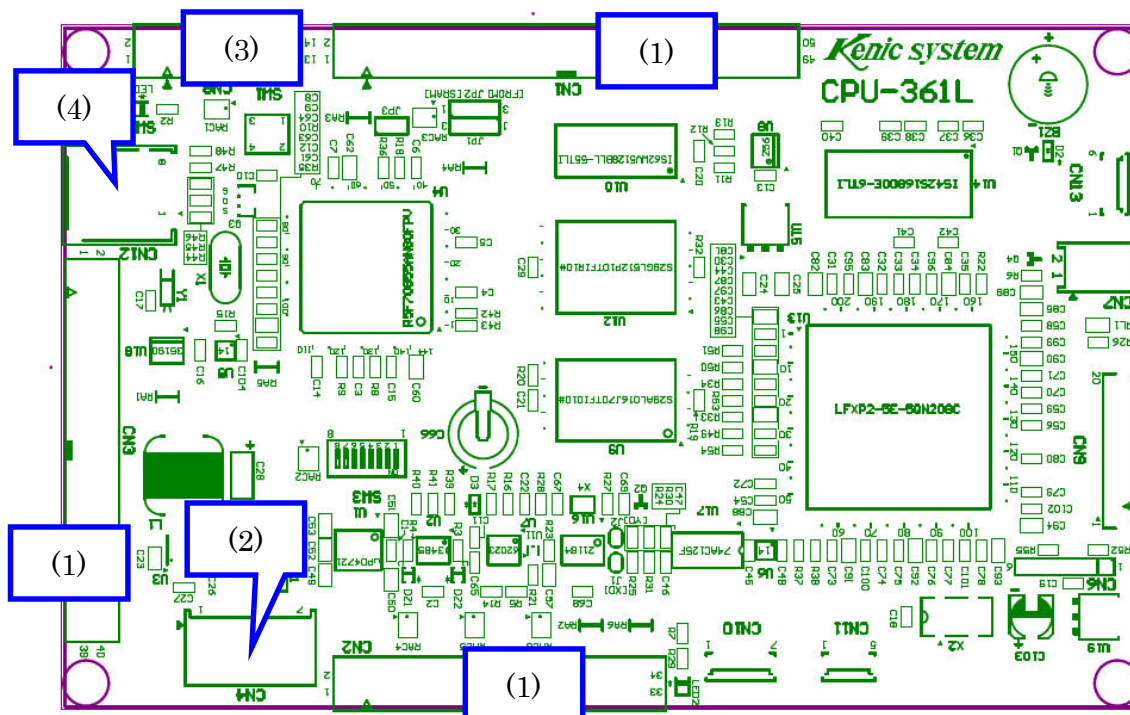
※部品仕様および外観は、改良のため予告なしに変更することがありますのでご了承ください。但し、やむを得ない理由でお客様と取り交わした取り付け寸法と電氣的インターフェース仕様を変更せざるをえない場合は、事前にお知らせし、協議の上決定します。

■ 製品の概要、特長

1. 添付品

なし

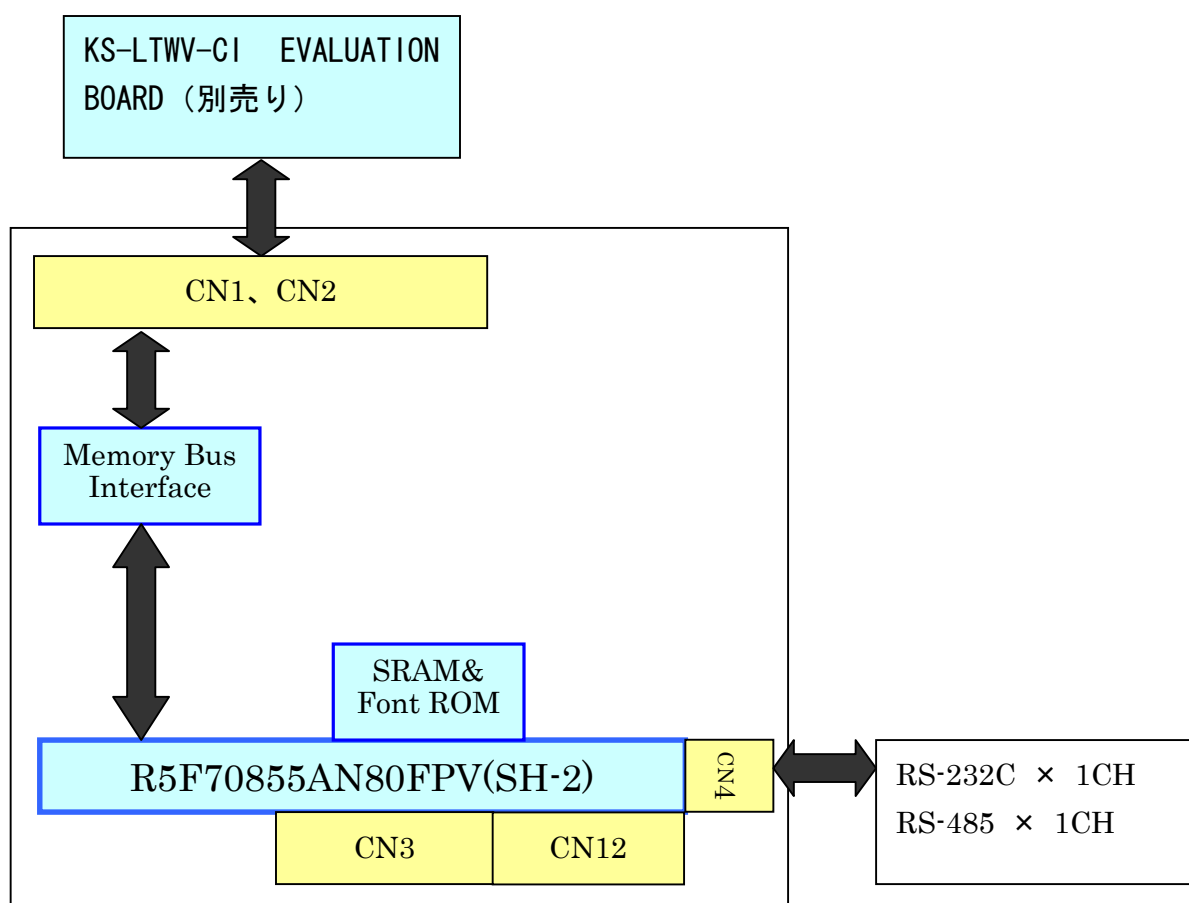
2. 基板各部コネクタの名称と働き



- (1) CN1, CN2, CN3 CPUのI/Oやバス信号のシステム拡張用コネクタ。
CN1, 2はKS-LTWV-C1 EVALUATION BOARDと接続するために、コネクタが実装されています。
- (2) CN4 RS-232C接続、RS-485接続、及び、+5V電源供給用コネクタ。
- (3) CN8 H-UDI接続用コネクタ。
- (4) CN12 Micro SD用コネクタ

3. 使用目的、用途

CPU-361L-TEは、弊社のカメラIF付きLCDコントローラ KS-LTWV-CI用評価ボードKS-LTWV-CI EVALUATION BOARD（別売り）と接続するためのボードです。ブロック図、及び構成は下図をご参照下さい。



4. 主な特長

-
- ルネサステクノロジ製CPUのSH-2 (R5F70855AN80FPV) を標準搭載したのです。
 - 余ったI/Oやバス信号は2.54mmピッチのユニバーサルパターンへ引き出し済みですので、ピンヘッダやフラットケーブルコネクタを直接取り付け可能です (CN1, 2はKS-LTWV-CI EVALUATION BOARDとの接続用です)。
 - RS-232C×1回線及びRS-485×1回線を標準搭載済みです。
電子ブザーを標準搭載済みです。
 - CS0エリアをFlash-ROMエリアからSRAMエリアにショートピンで切り換えることが可能なので、E10AやICE等でのデバッグが可能です。
 - EEPROMを搭載していますので、記憶用データを保持することが可能です。
 - 165mm×104.6mm (ケーブル類の突起含まず)と小型、軽量。

■ 基本仕様

1. 電氣的仕様

———— CPU部 ————

- CPU R5F70855AN80FPV (ルネサス製)
- SRAM IS62WV5128BLL-55TLI (ISSI社製) 他
- Flash-ROM1 S29AL016J70TF101 (SPANSION製) 他
- EEPROM 24LC256-1/SN (マイクロチップ社製)
- 漢字フォント JIS第一、第二水準 (16dotフォント)
- RS-232C 1CH実装済み
- RS-485 ADM3485EARZ (アナデバ社製) 1CH実装済み
- RTC S-35190A (セイコーインスツルメンツ)
- Micro SD DM3AT-SF-PEJ (ヒロセ)
- 電子ブザー TMB-05 (スター精密)

———— I/O仕様 ————

- CN1 拡張バス用 : A0~A22、D0~D7、WAIT、CS3~4、WRL、RD、RESET、MRESET、BACK、BREQ
- CN2 拡張バス用 : D8~D31、CK、NMI、WRH、WDTOVF
WRHH、WRHL
- CN3 汎用I/O用 : PE0~7、PF0~7、PA2、16、21、24、25、PB5、PE15

———— その他 ————

- 供給電源仕様 5V単一 2.0A MAX
CPUボード定格電圧 5V±0.25V
CPUボード消費電流 360mA
KS-LTWV-CI EVALUATION BOARD、液晶及びCMOSカメラモジュールを接続した状態
- 動作環境 0°C~50°C (CPUボードのみ)
- 外形寸法及び重量 165×104.6×12.8mm (ケーブル類の突起を含まず)
約 83g

2. ショートピン、スイッチ等の仕様

(1) JP1 CS0エリア選択用

1, 2番間をショート : CS0がFlash-ROMエリアに設定。

2, 3番間をショート : CS0がSRAMエリアに設定。

注) CS1と同一エリアにならないようにして下さい。

破損する場合があります。

(2) JP2 CS1エリア選択用

1, 2番間をショート : CS1がSRAMエリアに設定。

2, 3番間をショート : CS1がFlash-ROMエリアに設定。

注) CS0と同一エリアにならないようにして下さい。

破損する場合があります。

(3) JP3 H-UDI用

オープンにするとCPUが通常動作。

ショートするとH-UDI設定。

(4) JP4 RS-485 ターミネータ用

オープンにするとターミネータ OFF

ショートするとターミネータ ON

(5) SW1 リセットスイッチ

SW1を押すと、CPU、LCDコントローラ等のRESET端子をLOWにします。

(6) SW2 モード切り換え用

LED1が点灯する側に切り換えるとCPUがブートモードになります。

LED1が消灯する側に切り換えるとCPUが通常動作。

(7) SW3 8bitディップスイッチ

CPUのI/OポートPF0~7に接続されています。

3. CN1 信号表 (コネクタは実装)

ピン番号	信号名	機能
1, 2	VCC	電源ピン。+5V供給端子です。
3, 4	VCC	電源ピン。+3.3V供給端子です。
5	D0	CPUのデータバス。
6	D1	
7	D2	
8	D3	
9	D4	
10	D5	
11	D6	
12	D7	
13	CS3	CPUのCS3。
14	CS4	CPUのCS4。
15	RD	CPUのRD。
16	WRL	CPUのWRL。
17	/WAIT	CPUのWAIT。
18	RESET	CPUのRESET。
19, 20	GND	電源ピン。グラウンド接続端子です。
21	A0	CPUのアドレスバス。
22	A1	
23	A2	
24	A3	
25	A4	
26	A5	
27	A6	
28	A7	
29	A8	
30	A9	
31	A10	
32	A11	
33	A12	
34	A13	
35	A14	
36	A15	
37	A16	
38	A17	
39	A18	
40	A19	
41	A20	
42	A21	
43	A22	
44	MRESET	CPUのMRESET。
45	BACK	CPUのBACK。
46	BREQ	CPUのBREQ。
47, 48, 49, 50	GND	電源ピン。グラウンド接続端子です。

使用コネクタ : XG4C-5031 (オムロン)

適合コネクタ : XG4H-5031 (オムロン)

4. CN2 信号表 (コネクタは実装)

ピン番号	信号名	機能
1, 2	VCC	電源ピン。+3.3V供給端子です
3	D8	CPUのデータバス。
4	D9	KS-LTWV-C1 EVALUATION BOARDと接続する場合、以下の様にして下さい。
5	D10	
6	D11	D21→汎用入力ポート又はIRQ5入力
7	D12	D22→汎用入力ポート又はIRQ6入力
8	D13	D23→汎用入力ポート又はIRQ7入力
9	D14	D27→汎用出力ポートでHIGH出力
10	D15	D28→CS2出力
11	D16	
12	D17	
13	D18	
14	D19	
15	D20	
16	D21	
17	D22	
18	D23	
19	D24	
20	D25	
21	D26	
22	D27	
23	D28	
24	D29	
25	D30	
26	D31	
27	WRH	CPUのWRH。
28	NMI	CPUのNMI。
29	WRHH	CPUのWRHH。
30	WRHL	CPUのWRHL。
31	WDTOVF	CPUのWDTOVF。
32	CK	CPUのCK。
33, 34	GND	電源ピン。グラウンド接続端子です。

使用コネクタ : XG4C-3431 (オムロン)

適合コネクタ : XG4H-3431-1 (オムロン)

5. CN3 信号表 (コネクタは未実装)

ピン番号	信号名	機能	
1, 2	VCC	電源ピン。+3.3V供給端子です。	
3	PE0	CPU I/Oポート PEXX PE2~0はCPUとRTC間のインターフェースで使用していますので、PE2~0は使用しないで下さい。 PE7~4はCPUとマイクロSD間のインターフェースで使用していますので、PE7~4は使用しないで下さい。 もし、マイクロSDを使用されない場合、汎用I/Oとして使用できます。その場合、PB5を出力ポート、LOW出力に設定してください (PE5, 6, 7のポート設定の前に行ってください)。MOS-FET Q3がONし、PE5, 6, 7はプルアップ (47kΩ) されます。	
4	PE1		
5	PE2		
6	PE3		
7	PE4		
8	PE5		
9	PE6		
10	PE7		
11, 12	GND		電源ピン。グラウンド接続端子です
13	PF0		CPU I/Oポート PFXX
14	PF1		
15	PF2		
16	PF3		
17	PF4		
18	PF5		
19	PF6		
20	PF7		
21, 22	AVSS	アナログGND	
23, 24	AVCC	アナログVCC (+5V)	
25, 26	VCC	電源ピン。+3.3V供給端子です。	
27	PA2	CPU I/Oポート PA2 RS-485 ドライバーICの制御信号で使用しています。RS-485を使用されない場合、汎用I/Oとして使用できます。	
28	N.C	未接続	
29	N.C	未接続	
30	PE15	CPU I/Oポート PE15	
31	PA21	CPU I/Oポート PA21	
32	PA25	CPU I/Oポート PA25	
33	N.C	未接続	
34	PA24	CPU I/Oポート PA24	
35	PA16	CPU I/Oポート PA16	
36	N.C	未接続	
37	N.C	未接続	
38	PB5	CPU I/Oポート PB5 PB5はCPUとマイクロSD間のインターフェースで使用していますので、PB5は使用しないで下さい。	
39, 40	GND	電源ピン。グラウンド接続端子です。	

適合コネクタ : 2.54ピッチ40ピンの殆どのピンヘッダ、
フラットケーブルコネクタ等が適合します。

6. CN 4 RS-232C, RS-485接続用コネクタ信号表

ピン番号	信号名	機能
1	VCC	電源供給端子 +5V
2	A	RS-485 送受信 非反転側
3	TxD1	RS-232C 送信1回線 (プログラムのダウンロードに併用)
4	B	RS-485 送受信 反転側
5	RxD1	RS-232C 受信1回線 (プログラムのダウンロードに併用)
6	GND	RS-232C シグナルグランド
7	GND	電源供給端子 0V

使用コネクタ : S7B-XH-A (LF) (SN) (日本圧着端子製造株式会社)

適合コネクタ : XHP-7 (日本圧着端子製造株式会社)

7. CN 8 H-UDI接続用コネクタ信号表

ピン番号	信号名	機能
1	TCK	H-UDI接続
2	NC	
3	TRST	
4	GND	
5	TDO	
6	GND	
7	ASEBRKAK	
8	VCC	
9	TMS	
10	GND	
11	TDI	
12	GND	
13	RESET	
14	GND	

使用コネクタ : XG4C-1431 (オムロン)

8. CN 12 Micro SD用コネクタ信号表

ピン番号	信号名	機能
1	NC	未接続
2	MSDC-CS	チップセレクト信号
3	MSDC-DI	データ入力信号
4	VDD	+3.3V電源端子
5	MSDC-CLK	クロック信号
6	GND	GND端子
7	MSDC-DO	データ出力信号
8	NC	未接続
9	MSDC-CDET	挿入検出信号
10	GND	GND端子

使用コネクタ : DM3AT-SF-PEJ (ヒロセ)

9. アドレスマップ

*本ボードのCPUは予めMD0=0, MD1=1のモード2で動作するように設定されています。

*漢字ROM領域、外付けRAM領域、LCDコントローラ領域、はいずれもCS空間内で未デコードです。

*詳細に関しては、日立SH7080シリーズハードウェアマニュアルをご参照ください。

0000 0000H	CPU 内蔵 ROM	
0007 FFFFH	空き (CPU 予約領域)	
0200 0000H	漢字 ROM	CS0 領域
0207 FFFFH	イメージ	
0400 0000H	外付け RAM	CS1 領域
0407 FFFFH	イメージ	
0800 0000H	LCD コントローラ フレームバッファ(*1)	CS2 領域
083F FFFFH	空き	
087F FF00H	LCD コントローラ 各種レジスタ(*1)	
087F FFFFH	イメージ	
0C00 0000H	画像用 FROM#1(*1)	CS3 領域
1000 0000H	画像用 FROM#2(*1)	CS4 領域
13FF FFFFH		

(*1)KS-LTWV-CI EVALUATION BOARDに搭載されているLCDコントローラ、画像用FROMのエリアです。

10. 周辺部品の選定、及び準備

(1) 主電源装置の選定

電源電圧 : 5V±0.25V

消費電流 : 2.0A MAX

立ち上がり速度 : 300mS以内

リップルノイズ : 150mV以内

(2) 各ユニットの接続について

KS-LTWV-CI EVALUATION BOARDのマニュアルを御参照下さい。

(3) 電源投入について

電源投入前に、接続の確認を良く行ってください。中途半端なコネクタ接続は、部品の故障を招く場合があります。

11. 本製品に関する技術資料

本製品に関する技術的な基本ノウハウは、随時以下のケニックシステムホームページで掲載してまいります。是非ご活用ください。

<http://www.kenic.co.jp/>

付録1. ボード寸法図

